

Министерство образования Иркутской области

Государственное бюджетное профессиональное образовательное учреждение
Иркутской области «Иркутский авиационный техникум»
(ГБПОУИО «ИАТ»)

**Комплект методических указаний по выполнению
лабораторных и практических работ по дисциплине****ОП.03 Прикладная электроника****по специальности****09.02.01 Компьютерные системы и комплексы**

Иркутск 2017

РАССМОТРЕНЫ

ВЦК КС

Протокол № 1 от 25.09.2017 г.

Председатель ВЦК



А.А. Белова

Методические указания
разработаны на основе рабочей
программы дисциплины
ОП.03 Прикладная электроника,
учебного плана специальности
09.02.01 Компьютерные системы
и комплексы

Разработчик:

Машукова Людмила Григорьевна

Перечень лабораторных работ

№ пп	Название работы в соответствии с рабочей программой	Объем часов	Страна
1	Исследование ВАХ полупроводниковых диодов	2	5
2	Снятие ВАХ стабилитрона	2	5
3	Исследование однополупериодной схемы выпрямления	2	6
4	Работа со справочниками, схемами, печатными платами. Конструктивное исполнение полупроводниковых диодов. Расшифровка маркировки.	2	9
5	Снятие статических ВАХ биполярных транзисторов.	2	13
6	Определение h- параметров по статическим характеристикам	2	17
7	Снятие ВАХ унипольярных транзисторов с управляющим затвором	2	20
8.	Работа со справочниками, схемами, печатными платами. Конструктивное исполнение транзисторов. Расшифровка маркировки.	2	24
9	Исследование работы тиристора в качестве регулятора мощности	2	27
10	Работа со справочниками, схемами, печатными платами. Конструктивное исполнение тиристоров. Расшифровка маркировки.	2	29
11	Исследование усилителей с разными схемами включения	4	31
12	Исследование дифференциального усилителя	4	38

13	Исследование схем на основе операционного усилителя	4	42
14	Исследование автогенераторов RC - типа.	2	50
15	Исследование работы RC- цепей разных типов.	2	50
16	Исследование работы мультивибратора.	2	54
17	Исследование работы триггеров	2	56
18	Работа со справочниками по определению элементов и компонентов ИМС различных видов.	4	59
19	Применение логических элементов (ИМС) для построения логических схем	4	61
20	Исследование генераторов построенных на логических элементах	2	64
	Всего	50	

Лабораторная работа № 1

Исследование ВАХ полупроводниковых диодов

Цель работы: углубить знания по полупроводниковым диодам, научиться снимать ВАХ диода и использовать их для расчета параметров.

Задание: 1. Пользуясь методическим пособием снять ВАХ диода

2. Построить ВАХ диода.

3. Рассчитать по ВАХ сопротивление диода постоянному току при прямом и обратном включении

Перечень оборудования: Специальные стенды, полупроводниковые диоды

Вопросы для повторения:

1 . Что такое полупроводниковый диод?

2. Из каких материалов изготавливаются диоды?

3. Сколько PN-переходов содержит диод?

5. Нарисуйте условное графическое обозначение (УГО) диода. Как называются его выводы.
Запишите название выводов на рисунке.

6. Какие приборы необходимы для снятия ВАХ диодов?

7. Нарисуйте вольтамперную характеристику (ВАХ) диода. Расскажите о процессах, соответствующих характерным участкам ВАХ.

8. Привести основные параметры исследуемого диода. Охарактеризуйте каждый из них.

9. Как рассчитать сопротивление диода при прямом и обратном включении?

Пояснить разницу в значениях.

Ответы на контрольные вопросы:

1. Сопротивление диода больше при прямом или обратном включении?

2. Какого типа диод использовался в лабораторной работе?

3. Какого типа приборы были использованы в лабораторной работе?

Выполнив работу, студент должен:

Знать:

- технологию изготовления и принципы функционирования полупроводниковых диодов

Уметь:

- различать полупроводниковые диоды, биполярные и полевые транзисторы, тиристоры на схемах и в изделиях;

Лабораторная работа № 2

Снятие ВАХ стабилитрона

Цель: углубить знания по полупроводниковым диодам, научиться снимать ВАХ диода и использовать их для расчета параметров.

Оборудование: Специальный стенд, стабилитрон

Порядок выполнения лабораторной работы:

1. Собрать схему для снятия обратной ветви ВАХ.

(схема на стенде).

В схеме:

G2 –генератор тока;

PA2 (Ист) – АВМ1;
 PU2 (Уст) – АВМ2;
 G3 – перемычка.

2. Изменяя значения тока $I_{обр}$, замерять значения напряжения $U_{обр}$.

Результаты измерения занести в таблицу .

Таблица 1.

Обратный ток $I_{обр}$, мА	0,1	0,5	1	2	3	8	10
Обратное напряжение $U_{обр}$, В							

3. По результатам измерений построить обратную ветвь ВАХ в масштабе. Пояснить полученные результаты (письменно).
 4. Определить напряжение стабилизации исследуемого стабилитрона, сравнить со справочными данными.

Контрольные вопросы.

1. Какая ветвь ВАХ является рабочей для стабилитрона, а какая для стабистора?
2. Какого типа стабилитрон был использован в лабораторной работе?

Выполнив работу, студент должен:

Знать:

- технологию изготовления и принципы функционирования полупроводниковых диодов;

Уметь:

- различать полупроводниковые диоды на схемах и в изделиях

Лабораторная работа № 3

Исследование однополупериодной схемы выпрямления

Цель. разобраться с принципом работы выпрямителя переменных сигналов.

Оборудование: ПК с установленной программой Multisim

Порядок выполнения работы:

1. Запускаем Multisim: *Пуск -> Все программы -> National Instruments -> Circuit Design Suite 10.1 -> Multisim 10.1*

Откроется окно программы:

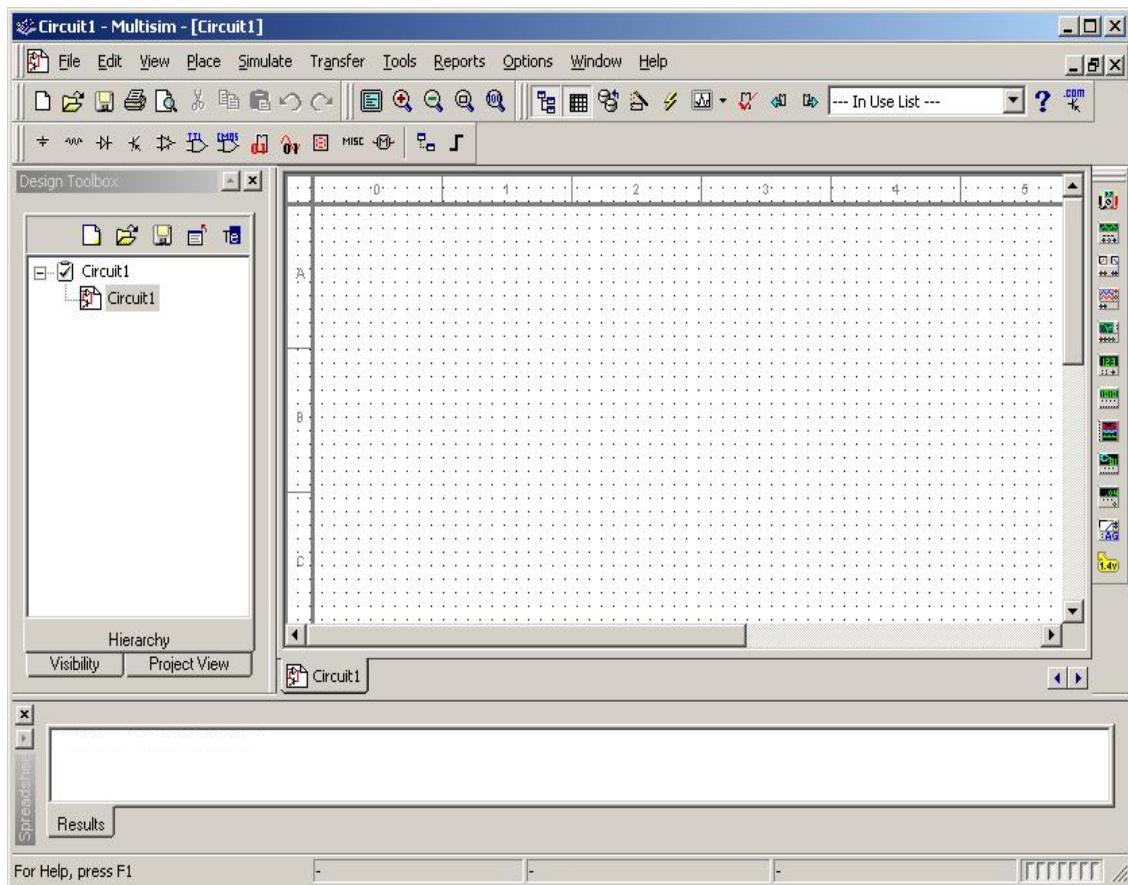


Рисунок 1.1: Окно программы Multisim

3. Собрать схему однополупериодного выпрямителя (рис.2)

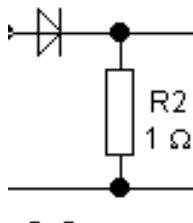
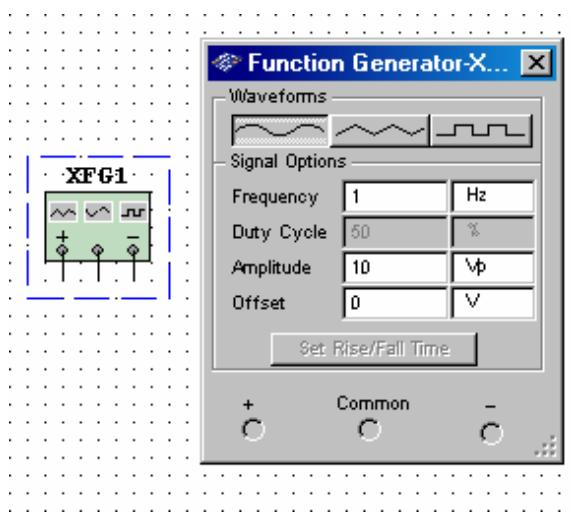


Рисунок 2.

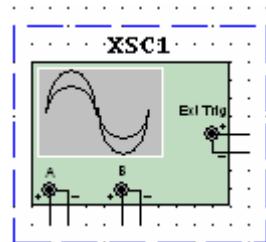
Для этого:

- а) на панели инструментов «Components» выбираем третье окно и достаем диод типа BYV95A б) на панели инструментов «Components» выбираем второе окно и достаем резистор (RESISTOR) номиналом 1 кОм.
- в) на вход схемы подключить генератор сигналов(Function Generator), который можно выбрать из панели приборов, находящихся на вертикальной линейке справа (второе окно сверху).
Генератор сигналов (Function Generator) – это источник напряжения, который может генерировать синусоидальные, пилообразные и прямоугольные импульсы. Можно изменить форму сигнала, его частоту, амплитуду, коэффициент заполнения и постоянный сдвиг. Диапазон генератора достаточен, чтобы воспроизвести сигналы с частотами от нескольких герц до аудио и радиочастотных.



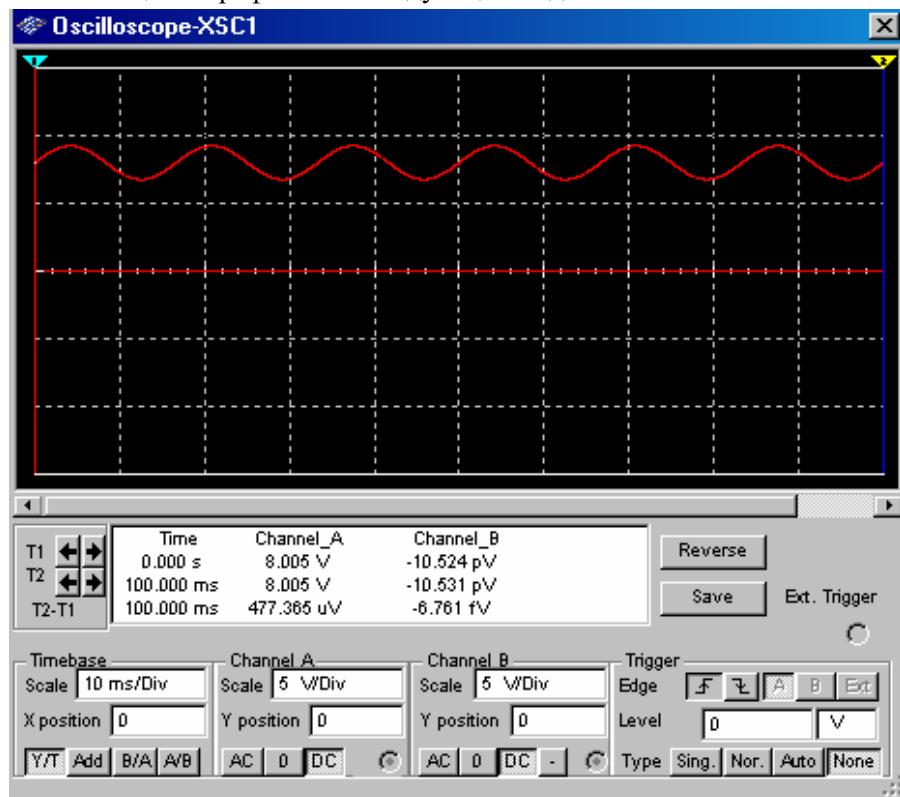
На генераторе установить частоту (frequency) синусоидального сигнала **10 Hz**, амплитуду (Amplitude) синусоидального сигнала **15 V**.

- г) к выходу схемы подключить осциллограф (Oscilloscope), который можно выбрать из панели приборов, находящихся на вертикальной линейке справа (четвертое окно сверху).



На вход А подать сигнал с входа схемы, а на вход В подать сигнал с нагрузки R_h .
Выполнить необходимые соединения в схеме и запустить схему.

Панель осциллографа имеет следующий вид:



Для получения четкого изображения требуется установить :

- Timebase Scale 50 мс/Div
- Channel A Scale 10 V/Div
- Channel B Scale 10 V/Div

Развести изображения сигналов .канала А (channel A) и канала В (channel B). Для этого Y position channel A установить в 1, а Y position channel B установить в -1.

4. Зарисовать в масштабе временные диаграммы входного сигнала и выходного сигнала. Пояснить полученные результаты.

5. Остановить работу схемы. Подключить параллельно нагрузке R_h фильтр в виде конденсатора номиналом 200 мкФ.

Запустить работу схемы и также в масштабе зарисовать входные и выходные сигналы. Пояснить полученные результаты.

6. Остановить работу схемы. Отключить конденсатор от нагрузки.

В схеме на рис.2 повернуть диод на 180 градусов. Включить схему и снова зарисовать в масштабе временные диаграммы входного и выходного сигналов. Пояснить полученные результаты.

Ответить на контрольные вопросы:

1. Объяснить, почему с помощью полупроводниковых диодов можно производить выпрямление переменных сигналов.

2. Пояснить принцип работы однополупериодного выпрямителя.

Сопротивление диода в прямом направлении или сопротивление нагрузки должно быть больше и почему?

Сопротивление диода в обратном направлении или сопротивление нагрузки должно быть больше и почему?

3. Что применяется для сглаживания пульсаций выпрямленного сигнала?

4. Привести схему двух полупериодного выпрямителя. Пояснить принцип действия.

Выполнив работу, студент должен:

Знать:

- принципы функционирования полупроводниковых диодов;

Уметь:

- различать полупроводниковые диоды на схемах и в изделиях;

Практическая работа № 4

Работа со справочниками, схемами, печатными платами. Конструктивное исполнение полупроводниковых диодов. Расшифровка маркировки

Цель работы: научиться различать диоды на схемах, печатных платах, получить опыт работы со справочниками.

Оборудование: Набор печатных плат и диодов различных видов.

Порядок выполнения работы:

- На предложенной плате определить все диоды

Например:

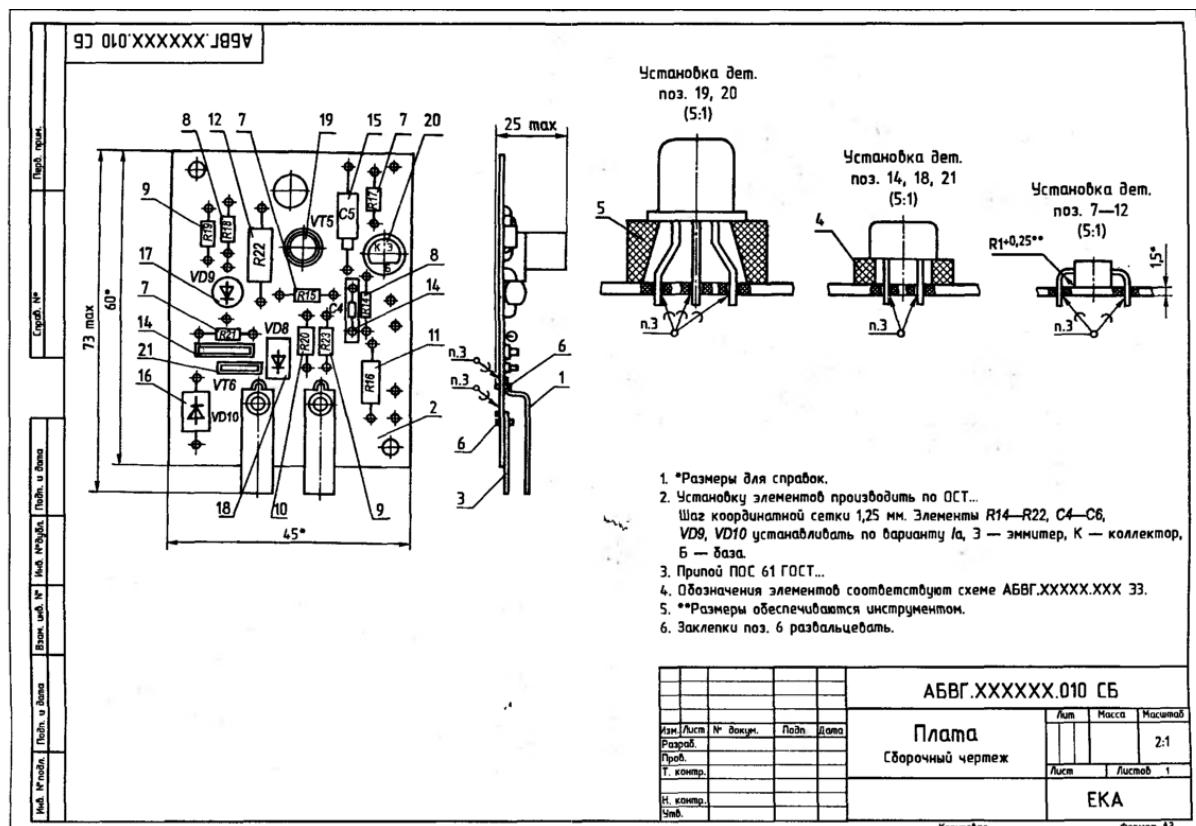


Рис. 4.31. Сборочный чертеж печатной платы

Перв. прим.	Справ. №	Формат	Зона	Поз.	Обозначение	Наименование	Кол.	Прим.
					<u>Прочие изделия</u>			
Конденсаторы								
	14				КМ-5Б-Н90-0,068 мкФ±10%			
					... ТУ		2	C4,C6
	15				К53-14-10В-15 мкФ±20%			
					... ТУ		1	C5
Диоды полупроводниковые								
	16				КД 105Б ... ТУ		1	VD10
	17				КД 102А ... ТУ		1	VD9
	18				Стабилизатор КС533А			
					... ТУ		1	VD8
Транзисторы								
	19				КТ3102Б ... ТУ		1	VT5
	20				КТ3107Б ... ТУ		1	VT4
	21				КТ814Д ... ТУ		1	VT6
Изм. № подл.								
Изм. Лист N° докум. Подп. Дата								
АБВГ.ХХХХХХ.010							Лист 2	
Копировано							Формат А4	

Рис. 4.33. Продолжение спецификации сборочного чертежа печатной платы

- По справочнику выписать параметры данных диодов, привести вид конструктивного исполнения диодов. Провести расшифровку маркировки данных диодов.
- На предложенной схеме определить все виды диодов, привести вид конструктивного исполнения диодов. Провести расшифровку маркировки данных диодов.
Например: схема на рисунке 1, рисунке 2, рисунке 3

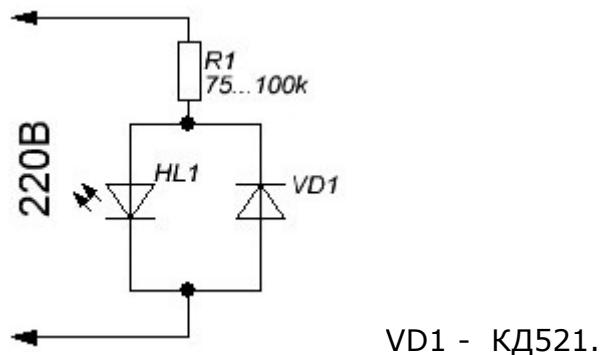


Рисунок 1.

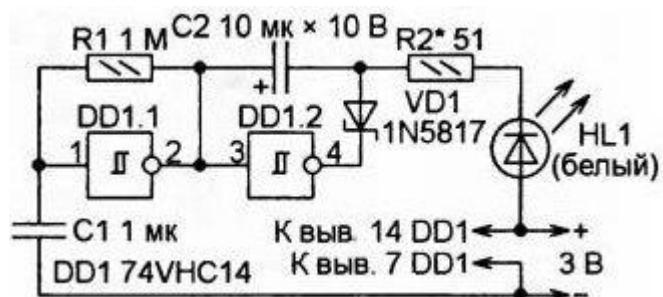


Рисунок 2.

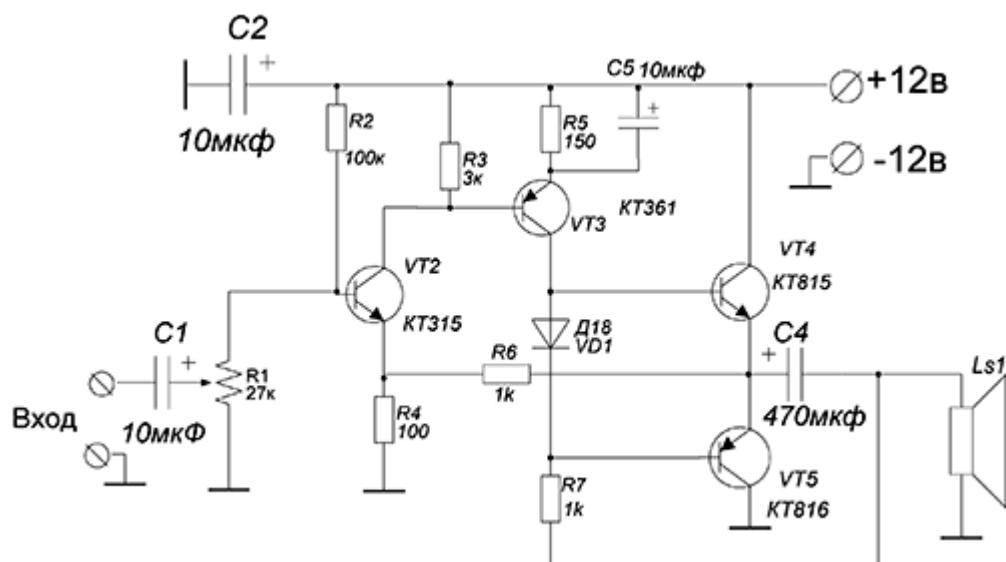


Рисунок 3.

Ответить на контрольные вопросы:

1. Виды полупроводниковых диодов.
2. Маркировка полупроводниковых диодов

Выполнив работу, студент должен:

Знать:

- принципы функционирования полупроводниковых диодов;

Уметь:

- _различать полупроводниковые диоды, биполярные и полевые транзисторы, тиристоры на схемах и в изделиях;

Лабораторная работа № 5

Снятие статических ВАХ биполярных транзисторов.

Цель работы: экспериментальное исследование характеристик транзистора включенного по схеме с общей базой

Оборудование: ПК с установленной программой Multisim

Порядок выполнения работы:

1. Запускаем Multisim: Пуск -> Все программы -> National Instruments -> Circuit Design Suite 10.1 -> Multisim 10.1
2. Откроется окно программы:

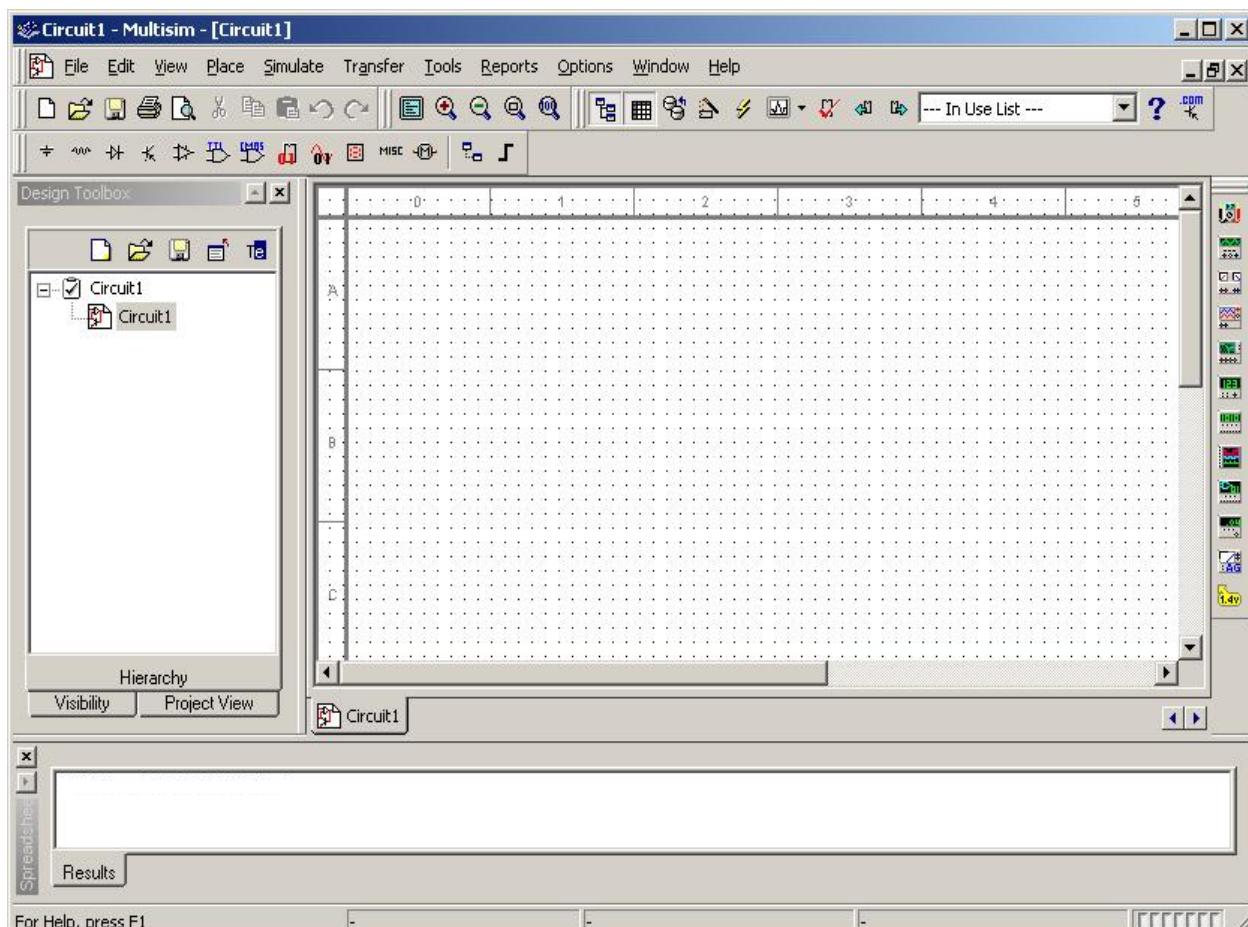


Рисунок 1.1: Окно программы Multisim

Для работы необходимо собрать схему исследования для снятия входных ВАХ:

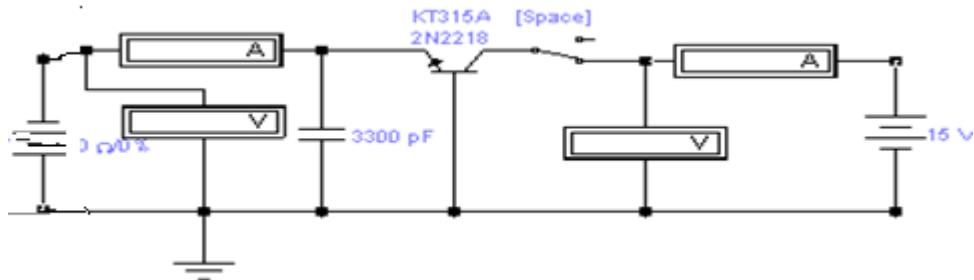


Рисунок 1.

- транзистор 2N2222A (KT315 A);
- приборы для измерения тока и напряжения на входе и выходе схемы;
- генератор напряжения на входе ($\Gamma H_{вх}$);
- генератор напряжения на выходе ($\Gamma H_{вых}$);

1. Изменяя входное напряжение ($U_{эб}$) генератором входного напряжения от 0 до 0,9 В, снимите **входные ВАХ** транзистора $I_e=f(U_{эб})$ при напряжении коллектора ($U_{кб}$) 0; 5; 10 В (устанавливать выходным генератором напряжения)
2. Результаты измерений занести в таблицу 1

Таблица 1.

		$U_{эб}$, В					
		0	0.2	0.4	0.6	0.8	0.9
$U_{кб}=0$ В	I_e						
$U_{кб}=5$ В	I_e						
$U_{кб}=10$ В	I_e						

5. Собрать схему исследования для снятия выходных ВАХ.

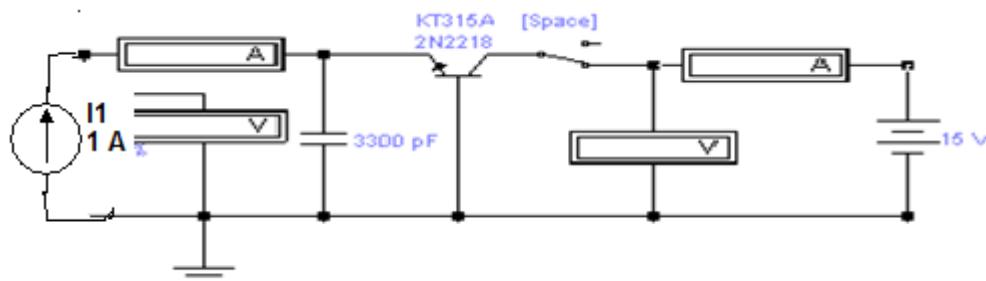


Рисунок 2.

- транзистор 2N2218 (KT315 A);
- приборы для измерения тока и напряжения на входе и выходе схемы;
- генератор тока на входе (ΓT_{bx});
- генератор напряжения на выходе ($\Gamma H_{vых}$).

6. Изменяя напряжение коллектора ($U_{кб}$) (регулировать генератором выходного напряжения) от 0 до 10 В снять **выходные ВАХ** $I_k=f(U_{кб})$ при установке эмиттерного тока (I_e) 10, 20 и 30 мА (ток устанавливать генератором входного тока).

7. Результаты измерений занести в таблицу 2.

Таблица 2

		$U_{кб}, \text{В}$					
		0	0.2	0.5	1	5	10
$I_e=10 \text{ мА}$	I_k						
$I_e=20 \text{ мА}$	I_k						
$I_e=30 \text{ мА}$	I_k						

6. По данным измерений постройте входные и выходные характеристики транзистора.

$I_e, \text{мА}$

200

180

160

140

120

100

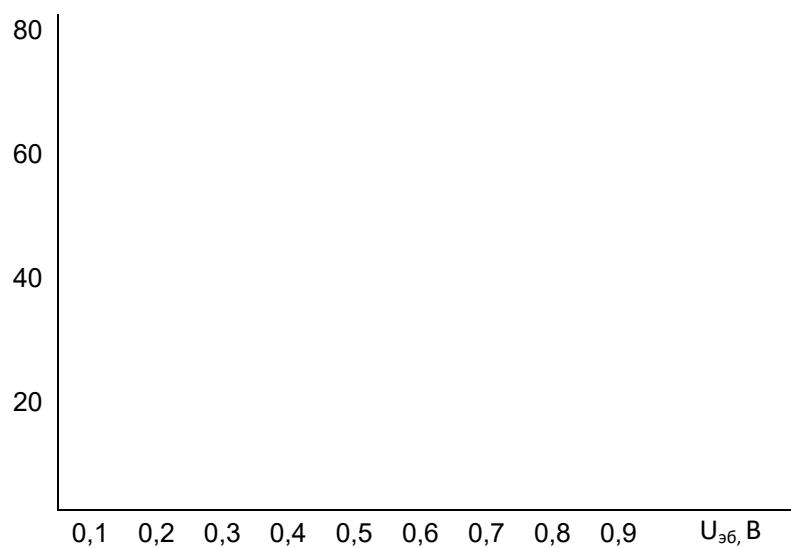


Рисунок 1. Сетка для построения входных ВАХ.

I_k, mA

40

30

20

10



Рисунок 2. Сетка для построения выходных ВАХ.

7. По характеристикам определить параметры транзисторов:
- входное сопротивление транзистора $R_{вх} = \Delta U_{эб} / \Delta I_{э}$;
 - выходное сопротивление транзистора $R_{вых} = \Delta U_{кб} / \Delta I_{к}$;
 - коэффициент усиления транзистора $b = \Delta I_{к} / \Delta I_{э}$

Ответить: на контрольные вопросы:

1. Определение биполярного транзистора.
2. Виды биполярных транзисторов.
3. Принцип действия биполярных транзисторов (пояснить полярности и значения величин приложенных напряжений и виды токов).
4. Схемы включения биполярных транзисторов (зарисовать каждую для транзисторов p-n-p и n-p-n, проставить полярности напряжений и направления протекающих токов).
5. h-параметры биполярных транзисторов, их физическое значение. (в каких диапазонах принимают значения для схемы с ОБ, ОЭ).

Выполнив работу, студент должен:

Знать:

-технологию изготовления и принципы функционирования транзисторов,;

Уметь:

- различать биполярные транзисторы на схемах и в изделиях;

Практическая работа № 6

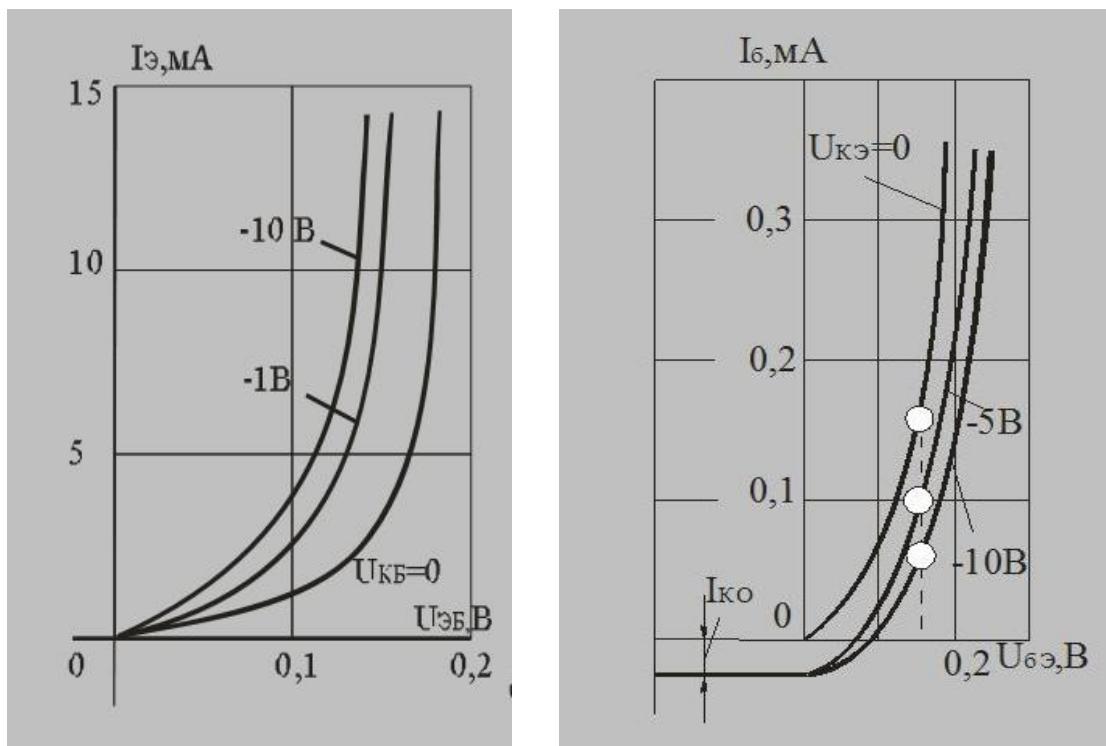
Определение h- параметров по статическим характеристикам.

Цель работы: закрепить знания о параметрах транзисторов.

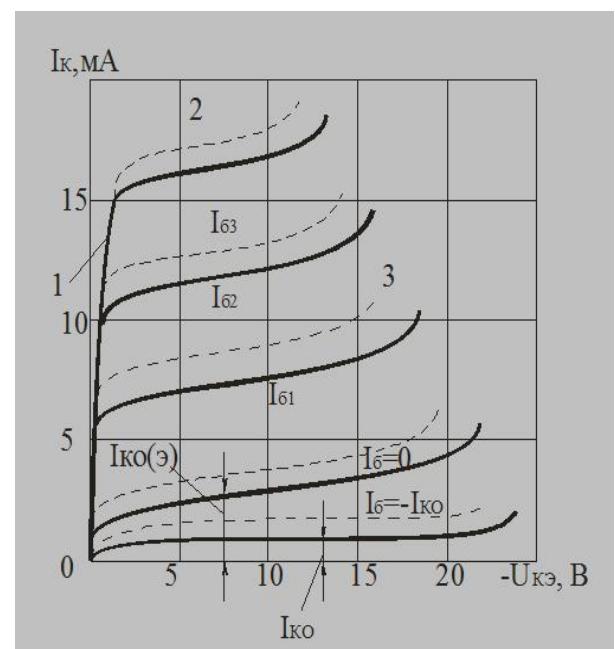
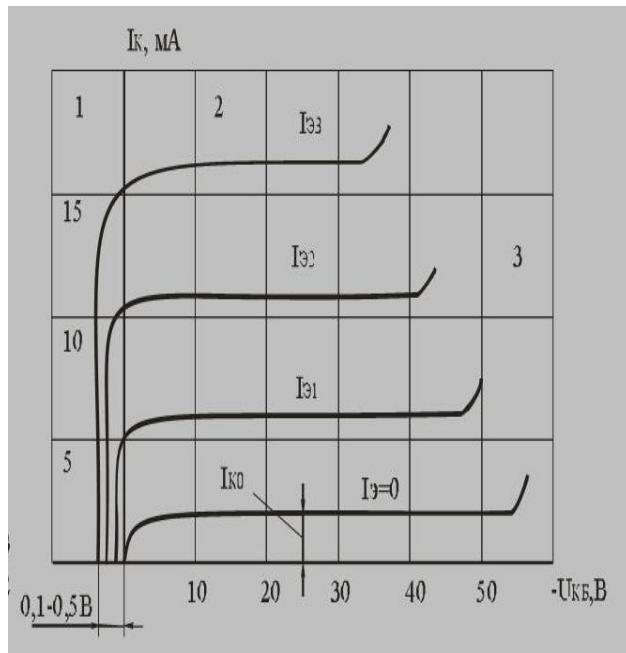
Оборудование: раздаточный материал с ВАХ транзисторов, методическое пособие по расчетам h-параметров

Порядок выполнения работы

1. По входным ВАХ для схемы с ОБ и схемы с ОЭ рассчитать параметры h_{11} , h_{12}



2. По выходным ВАХ для схемы с ОБ и схемы с ОЭ рассчитать параметры $h21$, $h22$.



3. Заполнить таблицы.

Таблица 1.

Схема с ОБ			
Параметр	Физический смысл	Формула для расчета	Диапазон принимаемых значений.
h11	Входное сопротивление	$h_{11\alpha} = \Delta U_{6\alpha} / \Delta I_6$, $U_{k\alpha} = \text{const}$	
h12	Коэффициент обратной связи по напряжению	$h_{12\alpha} = dU_1/dU_2 / \approx \Delta U_{6\alpha} / \Delta U_{k\alpha}$, при $I_\alpha = \text{const}$	
h21	Коэффициент усиления тока базы	$h_{21\alpha} = \beta = \Delta I_k / \Delta I_6$, при $U_{k\alpha} = \text{const}$	
h22	Выходная проводимость	$h_{22\alpha} = \Delta I_k / \Delta U_{k\alpha}$, при $I_\alpha = \text{const}$	

Таблица 2.

Схема с ОЭ			
Параметр	Физический смысл	Формула для расчета	Диапазон принимаемых значений.
h11	Входное сопротивление	$h_{11\alpha} = \Delta U_{6\alpha} / \Delta I_6$, $U_{k\alpha} = \text{const}$	
h12	Коэффициент обратной связи по напряжению	$h_{12\alpha} = dU_1/dU_2 / \approx \Delta U_{6\alpha} / \Delta U_{k\alpha}$, при $I_\alpha = \text{const}$	
h21	Коэффициент усиления тока базы	$h_{21\alpha} = \beta = \Delta I_k / \Delta I_6$, при $U_{k\alpha} = \text{const}$	

h22	Выходная проводимость	$h_{22\alpha} = \Delta I_k / \Delta U_{k\alpha}$, при $I_\alpha = \text{const}$
-----	-----------------------	---

Ответить: на Контрольные вопросы

1. Пояснить назначение h-параметров для транзисторов.
2. Сравнить h-параметры схем с ОБ и ОЭ. Пояснить разницу.

Выполнив работу, студент должен:

Знать:

- технологию изготовления и принципы функционирования транзисторов.

Уметь:

- различать биполярные транзисторы на схемах и в изделиях;

Лабораторная работа №7

Снятие ВАХ униполярных транзисторов с управляемым затвором

Цель работы: углубить знания о полевых транзисторах. Экспериментально исследовать статические ВАХ и рассчитать дифференциальные параметры полевых транзисторов в заданной рабочей точке.

Оборудование: ПК с установленной программой Multisim

Порядок выполнения работы

1. Собрать схему исследования транзистора, изображенную на рисунке 1.

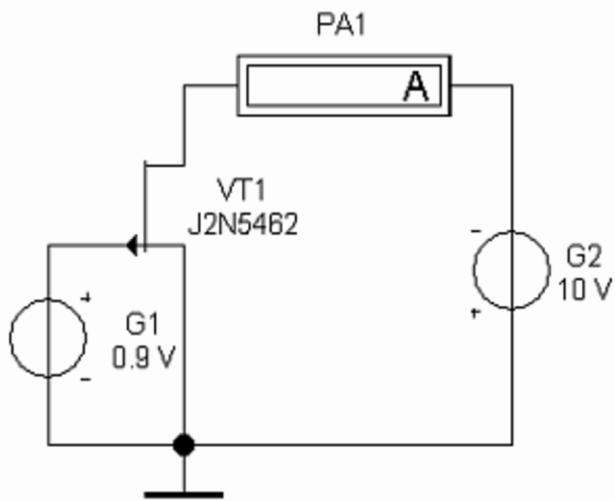


Рисунок 1 – Схема для исследования полевого транзистора.

2. Произвести измерения и занести результаты в таблицу 1 (для ВАХ стоко-затворной).

Таблица 1 – Данные для построения стоко - затворных характеристик.

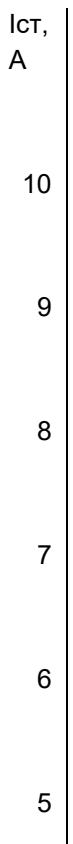
Напряжение затвор - исток Uзи, В		0	0,5	1	1,5	2	2,5
Ток стока Iст, мА	Uси = 2 В						
	Uси = 10 В						

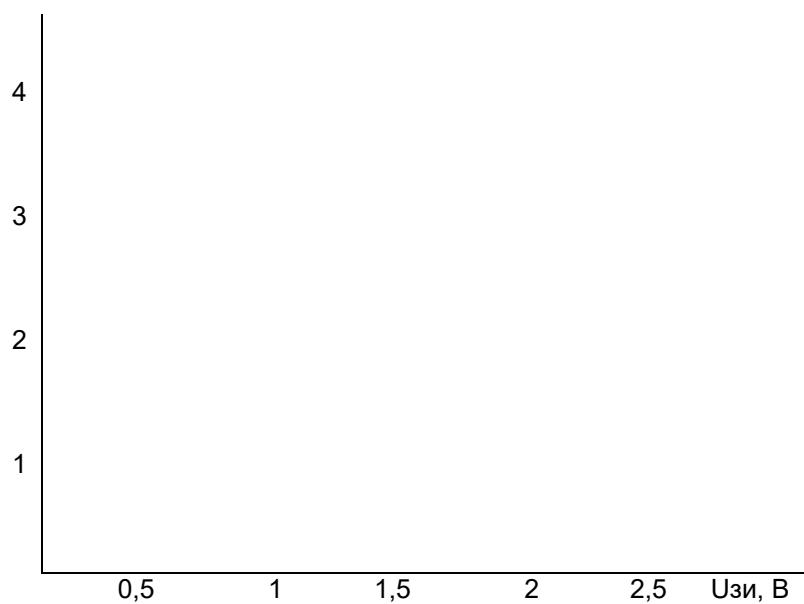
3. Произвести измерения и занести результаты в таблицу 2 (для ВАХ стоковых)

Таблица 2 – Данные для построения стоковых характеристик.

Напряжение сток - исток Uси, В		1	2	3	5	8	9	10
Ток стока Iст, мА	Uзи = 0 В							
	Uзи = 0,6 В							
	Uзи = 1,2 В							

3. Построить стоко - затворные характеристики в координатных осях.





4. Построить стоковые характеристики в координатных осях.

Iст,
mA

10

9

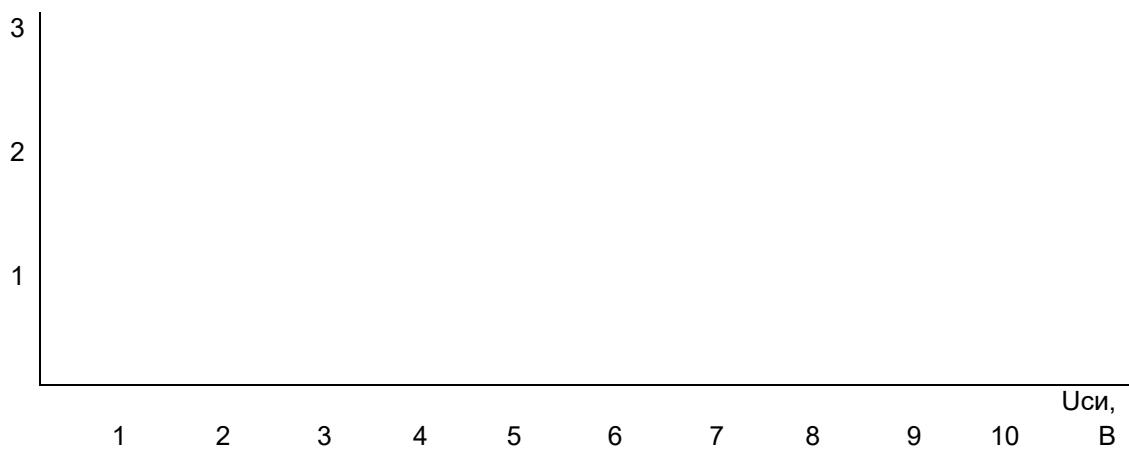
8

7

6

5

4



5. Рассчитать.

а) внутреннее (выходное) сопротивление r_i – представляет собой сопротивление транзистора между стоком и истоком (сопротивление канала) для переменного тока:

$$r_i = \frac{\Delta U_{ci}}{\Delta I_c}$$

при $U_{zi} = 0,6$ В;

б) крутизну стоко-затворной характеристики:

$$S = \frac{\Delta I_c}{\Delta U_{zi}}$$

при $U_{ci} = 2$ В,

отображает влияние напряжение затвора на выходной ток транзистора;

Учесть.

$$r_{ex} = \frac{\Delta U_{zi}}{\Delta I_s}$$

входное сопротивление при $U_{ci} = \text{const}$ транзистора определяется сопротивлением р-п-переходов, смещенных в обратном направлении. **Входное сопротивление полевых транзисторов с р-п- переходом довольно велико (достигает единиц и десятков мегаом), что выгодно отличает их от биполярных транзисторов.**

Ответить на контрольные вопросы:

1. Какого типа ПТ применен в лабораторной работе. Пояснить принцип действия данного транзистора.
2. Какого типа ПТ еще существуют. Пояснить принцип действия этих транзисторов, привести их УГО и ВАХ.
3. Перечислите области применения ПТ.
4. Почему ПТ обладает усилительными свойствами?
5. Параметры ПТ.

Выполнив работу, студент должен:

Знать:

- технологию изготовления и принципы функционирования полупроводниковых транзисторов;

Уметь:

- различать полупроводниковые биполярные и полевые транзисторы на схемах и в изделиях;

Практическая работа №8

Работа со справочниками, схемами, печатными платами. Конструктивное исполнение транзисторов. Расшифровка маркировки.

Цель работы: научиться различать транзисторы на схемах, печатных платах, получить опыт работы со справочниками.

Оборудование: Набор печатных плат и транзисторов различных видов.

Порядок выполнения работы:

- На предложенной плате определить все транзисторы

Например:

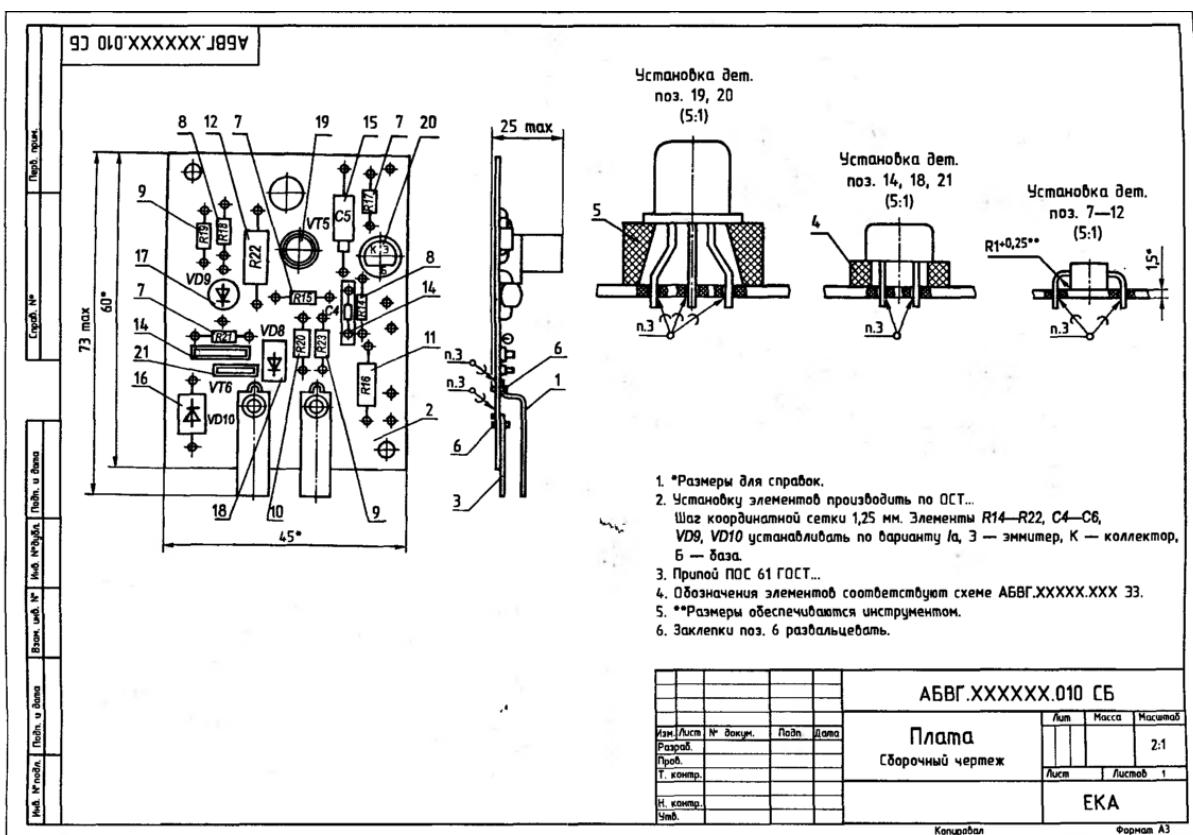
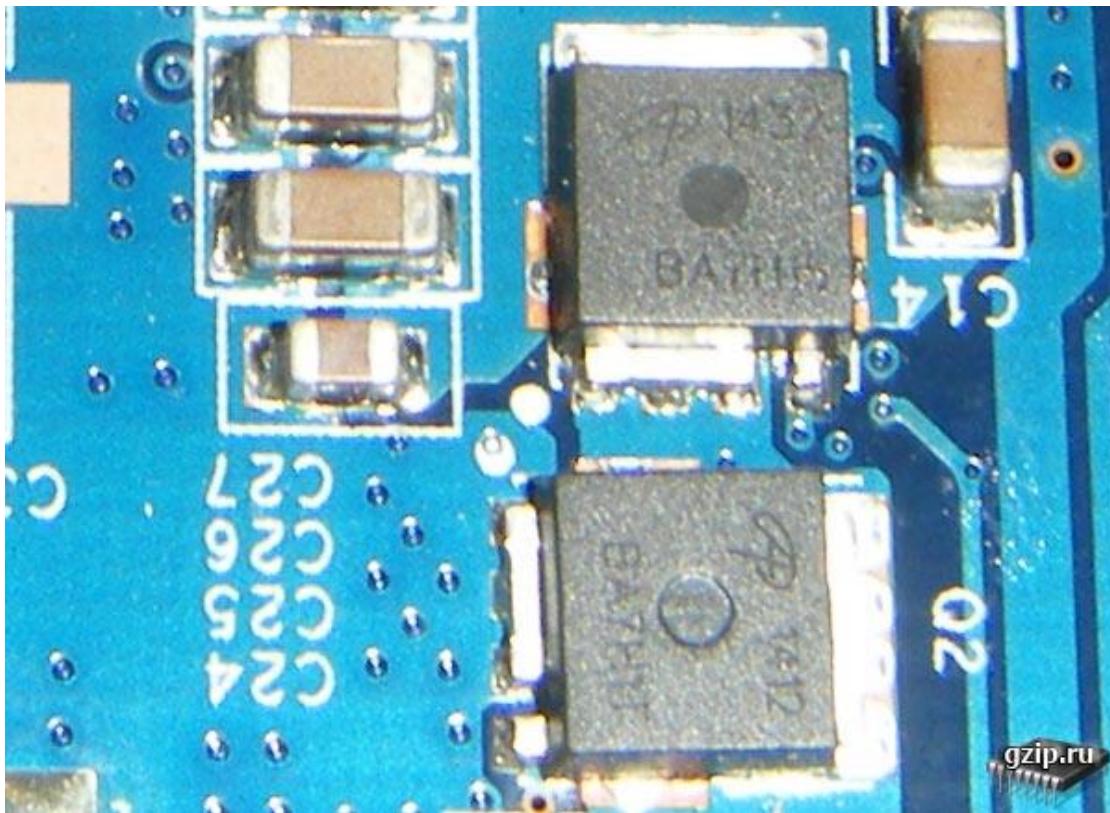


Рис. 4.31. Сборочный чертеж печатной платы

Номер справки	Наименование	Кол.	Прим.	Формат	Зона	Поз.
				Обозначение		
<u>Прочие изделия</u>						
				Конденсаторы		
	14			КМ-58-Н90-0,068 мкФ±10%		
				... ТУ	2	C4,C6
	15			К53-14-10В-15 мкФ±20%		
				... ТУ	1	C5
Диоды полупроводниковые						
	16			КД 105Б ... ТУ	1	VD10
	17			КД 102А ... ТУ	1	VD9
	18			Стабилизатор КС533А		
				... ТУ	1	VD8
Транзисторы						
	19			КТ3102Б ... ТУ	1	VT5
	20			КТ3107Б ... ТУ	1	VT4
	21			КТ814D ... ТУ	1	VT6
Изм. № подл.						
	Изм.	Лист	№ докум.	Подп.	Дато	
АБВГ.ХХХХХХ.010						Лист 2
Копировал						Формат А4

Рис. 4.33. Продолжение спецификации сборочного чертежа печатной платы

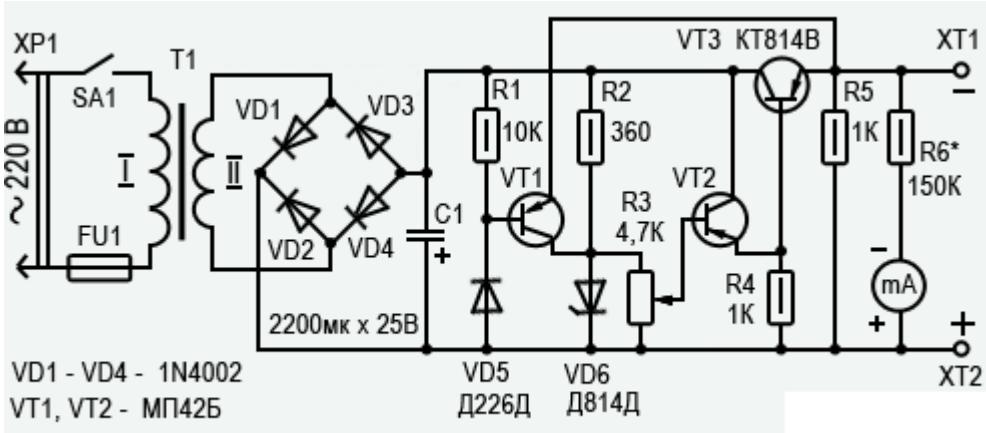
Или



На плате транзисторы с маркировкой 1412 и 1432 это полевые транзисторы марки AOL1412 и AOL1432 в корпусах LFPAK/

2. По справочнику выписать параметры данных транзисторов, привести вид конструктивного исполнения транзисторов. Провести расшифровку маркировки данных транзисторов.
3. На предложенной схеме определить все виды транзисторов, привести вид конструктивного исполнения этих транзисторов. Провести расшифровку маркировки данных транзисторов.

Например:



Ответить на контрольные вопросы:

1. Виды транзисторов.
3. Маркировка транзисторов

Выполнив работу, студент должен:

Знать:

- принципы функционирования транзисторов;

Уметь:

- различать биполярные и полевые транзисторы на схемах и в изделиях;

Лабораторная работа №9

Исследование работы тиристора в качестве регулятора мощности

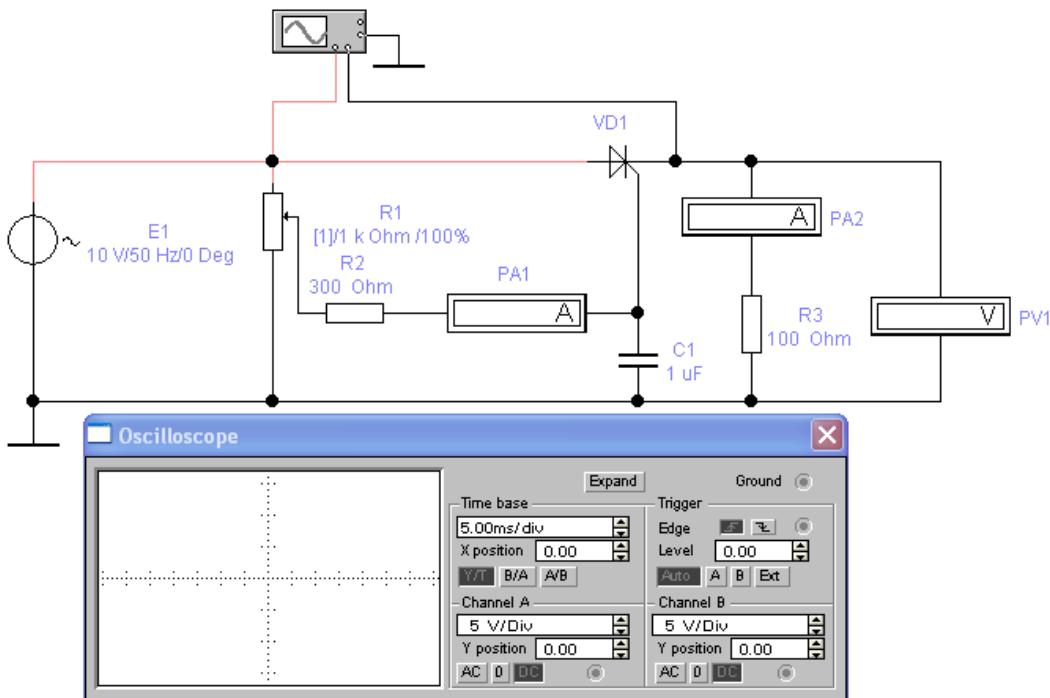
Цель работы: Изучение особенностей работы тиристоров в цепях постоянного и переменного тока.

Оборудование: ПК с установленной программой Multisim

Порядок выполнения работы:

Задание 1: Исследовать работу тиристора в качестве регулятора мощности.

Схема для исследования приведены на следующем рисунке



Принцип работы схемы.

При положительной полуволне питающего 10-вольтного напряжения ток проходит через электрическую цепь R1, R2, A и заряжает конденсатор C1. Как только U превысит напряжение включения тиристора VD1, последний откроется и пропустит часть положительной полуволны в нагрузку R3.

Изменяя общее сопротивление R1, можно получить регулируемое выходное напряжение, для непосредственного измерения которого предназначен стрелочный вольтметр PV1.

Изменение положение движка переменного резистора R1 (величина значения процентов) выполняется нажатием клавиши Ctrl+ F3 для уменьшения значения.

Порядок выполнения задания

1. Включить питание схемы исследования при положении движка переменного резистора R1 - 100 % (измерение 1)

На осциллографе установить все значения как на рисунке. С помощью **Y position**

разнести эпюры напряжения на входе и выходе тиристора на экране осциллографа для удобства наблюдения эпюр напряжений.

2. Уменьшать сопротивление резистора R1 (нажатием клавиши Ctrl+ F3) до состояния включения тиристора, - появления эпюры напряжения на выходе тиристора (измерение 2).

3. По эпюре выходного напряжения определить величину напряжения включения тиристора U_{t1} и время задержки включения тиристора T_3 , а по показаниям приборов ток управления на момент включения $I_{upr1}(PA1)$, ток в нагрузке I_h1 (PA2) и напряжение на нагрузке $U_h1(PV1)$.

4. Уменьшать сопротивление резистора R1 до 85% и повторить измерения согласно п.3 (измерение 3)

5. Уменьшать сопротивление резистора R1 до состояния, когда $T_3 = 0$, - ток в нагрузке не изменяется: $I_h = \text{const}$, и по показаниям приборов определить максимальный ток управления, обеспечивающий постоянно открытое состояние тиристора $I_{upr,max}(PA1)$ и максимальный действующий ток в нагрузке I_h,max (PA2) и максимальное действующее напряжение на нагрузке U_h,max (PV1). (измерение 4)

7. Рассчитать мощность отдаваемую тиристором в нагрузку для выполненных измерений.

8. Результаты измерений свести в таблицу 1.

9. Построить график зависимости передаваемой в нагрузку мощности от тока управления тиристора.

Таблица 1

Измерение	R1, %	Ut, В	T3, ms	Iupr	Ih, mA	Uh, В	Rh, ВА
1	100%						
2							
3							
4							

Контрольные вопросы

1. Устройство тиристоров.
2. Пояснить ВАХ тиристоров.
3. Устройство и применение динисторов, тринисторов, симисторов

Выполнив работу, студент должен:

Знать:

- принципы функционирования тиристоров;

Уметь:

- различать тиристоры на схемах и в изделиях;

Практическая работа №10

Работа со справочниками, схемами, печатными платами. Конструктивное исполнение тиристоров. Расшифровка маркировки.

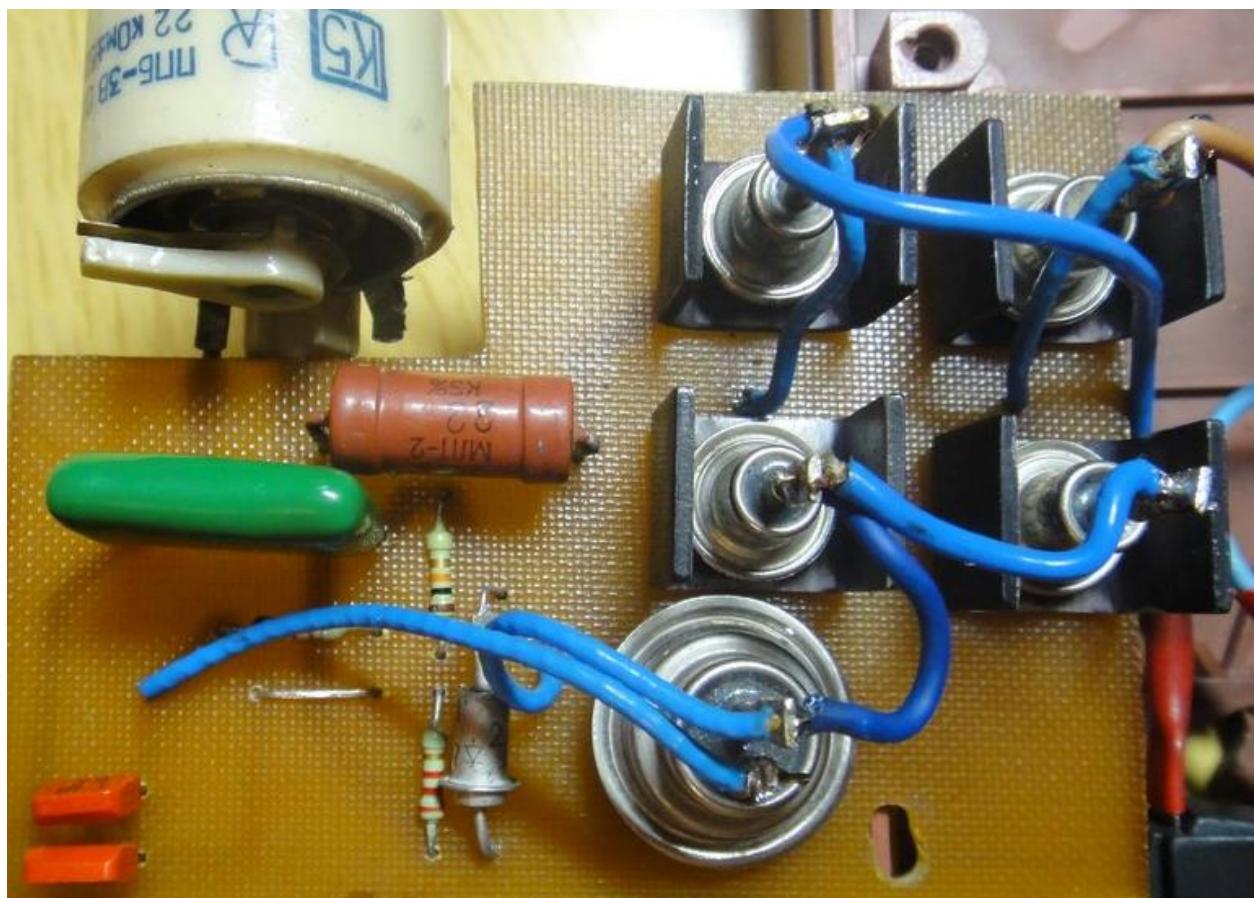
Цель работы: научиться различать тиристоры на схемах, печатных платах, получить опыт работы со справочниками.

Оборудование: Набор печатных плат и тиристоров различных видов.

Порядок выполнения работы:

1. На предложенной плате определить все тиристоры

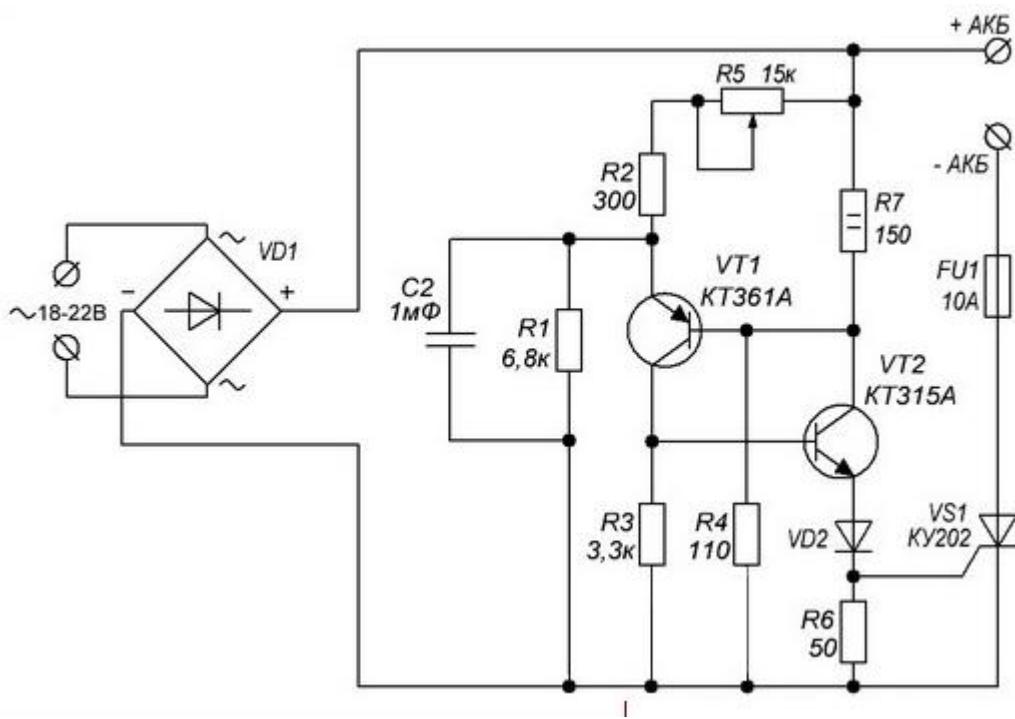
Например:



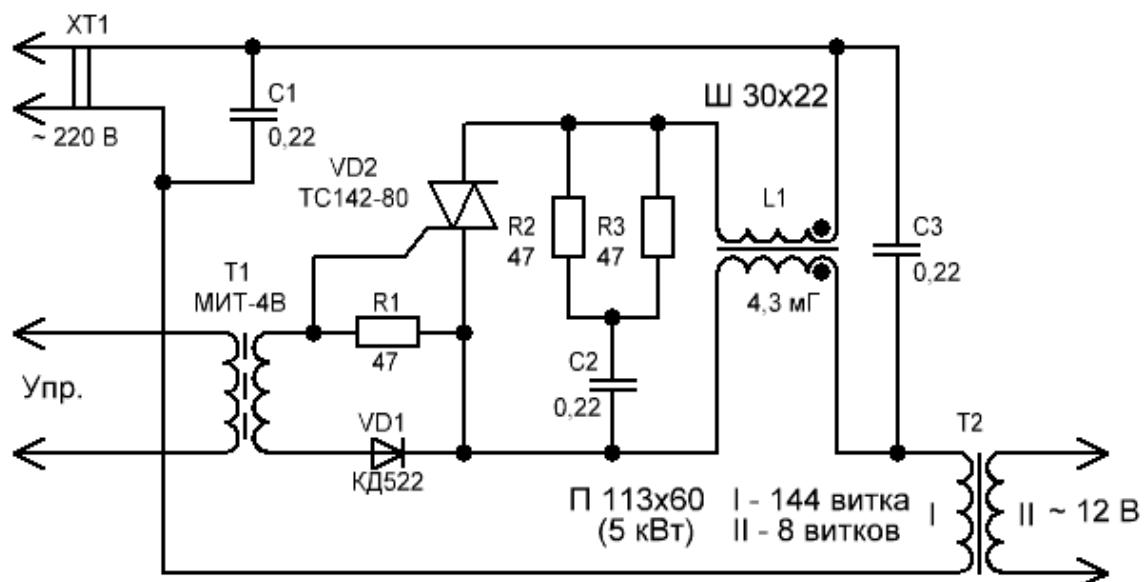
тиристор КУ202, Т122

2. По справочнику выписать параметры данных тиристоров, привести вид конструктивного исполнения тиристоров. Провести расшифровку маркировки данных тиристоров.

3. На предложенной схеме определить все виды тиристоров, привести вид конструктивного исполнения этих тиристоров. Провести расшифровку маркировки данных тиристоров.



или



Ответить на контрольные вопросы:

1. Виды тиристоров.
4. Маркировка тиристоров

Выполнив работу, студент должен:

Знать:

- принципы функционирования тиристоров;

Уметь:

- различать тиристоры на схемах и в изделиях;

Лабораторная работа №11

Исследование усилителей с разными схемами включения

Цель работы: исследование усиительных свойств транзисторов.

Оборудование: ПК с установленной программой Multisim.

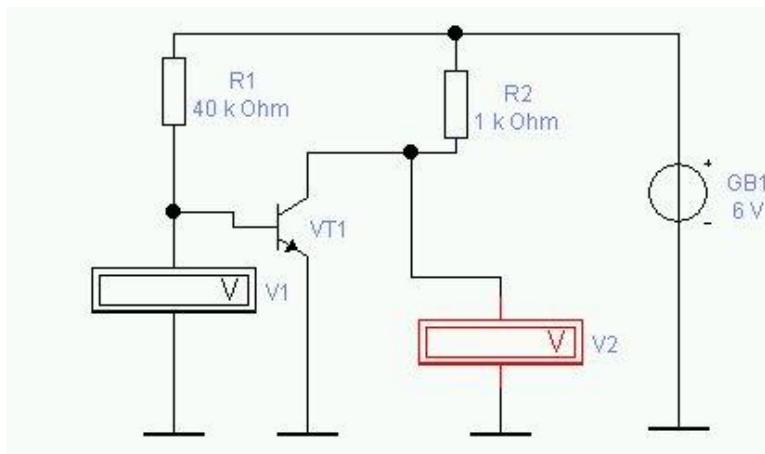
Порядок выполнения работы:

По определению транзистора, малый ток базы управляет большим током в цепи коллектор - эмиттер (в схеме с ОЭ).

Для создания усиительного каскада по схеме с ОЭ, следует создать начальный ток базы, такой, чтобы транзистор находился в рабочем режиме. В нашей схеме транзистор сначала находится в одном крайнем режиме, называемом режим отсечки (сопротивление К - Э стремится к бесконечности). Второй крайний режим называется режимом насыщения, то есть когда на базу поступает максимальный ток, который уже никак не влияет на ток проходящий в цепи К-Э (ток коллектора). В этом случае говорят, что транзистор открыт и коллекторный ток определяется сопротивлением нагрузки, а сопротивление перехода К - Э можно принять равным 0. Между двумя этими точками, посередине находится рабочий ток (**рабочая точка**) базы транзистора.

На практике, для определения рабочего режима транзистора используют измерение не тока, а напряжения на базе и на участке К-Э. Включение вольтметра не требует разрыва цепи.

I. Для определения **рабочей точки** следует собрать схему, показанную на рисунке:



Через резистор R1 подаётся напряжение смещения, которое создаёт ток базы. Сопротивление R1, в процессе эксперимента, мы будем изменять от 40 до 300 кОм, с шагом 20 кОм. Вольтметром V1 будем измерять напряжение база - эмиттер, а вольтметром V2, напряжение коллектор - эмиттер.

Результаты измерений лучше заносить в таблицу 1,

R1, кОм	Uбэ, мВ	Uкэ, В	№ изм.
40			
60			
80			
100			
120			
140			
160			
180			
200			
220			
240			
260			
280			
300			

По результатам измерений построим график для изменения напряжения коллектор - эмиттер (КЭ):

Uкэ, В

5

4,5

4

3,5

3

2,5

2

1,5

1



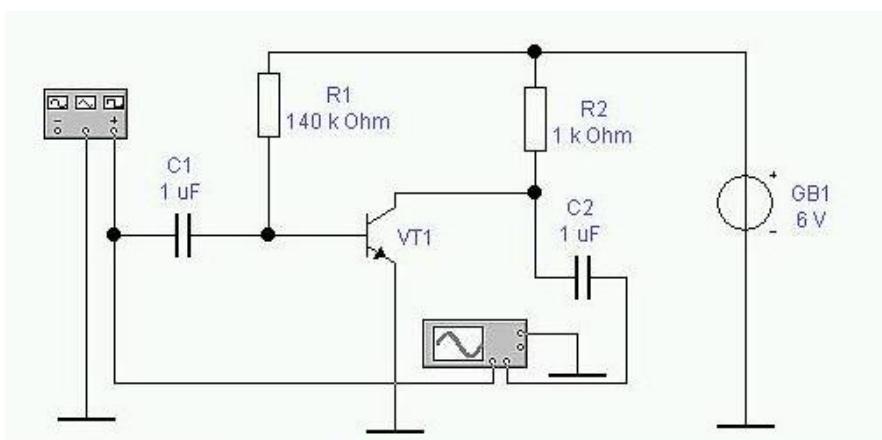
Определить:

А) при каких номерах измерения напряжение КЭ практически не меняется и близко к 0. Этот режим называется **режим насыщения**. В таком режиме каскад усилителя будет работать с сильными искажениями сигнала, так как усиление будет производиться только отрицательных полуволн сигнала.

Б) при каких номерах измерения напряжение на коллекторе максимально и практически не меняется. Такой режим называется **режимом отсечки**. В этом режиме усиление сигнала будет производиться, так же с большими искажениями, так как усиливаться будут только положительные полуволны сигнала. Каскады с режимом отсечки используются в цифровой технике как ключ с инверсией - логический элемент "НЕ".

Для выбора рабочей точки транзистора в качестве усилителя следует рассчитать рабочую точку **В** на графике. Для этого, следует напряжение базы в точке, соответствующей заканчивающемуся участку насыщения **A** сложить с напряжением базы в точке **C**, соответствующей началу режима отсечки и поделить пополам (найти среднее арифметическое). Это напряжение на базе транзистора и **соответствует рабочей точке В** каскада с общим эмиттером.

II. Собрать схему для исследования усилителя с ОЭ.



Пояснения:

Подключим ко входу усилителя генератор, а ко входу и выходу осциллографа. Вход усилителя соединим с каналом А, осциллографа, а выход усилителя с каналом В. Для развязки усилительного каскада по переменному току на входе каскада установим конденсаторы С1 и С2.

На генераторе установим:

- частоту генератора **1000 Гц (1 кГц)**, а амплитуду сигнала **10 мВ**.

На осциллографе установим:

- Time base (время развёртки) **0,5 миллисекунд на деление**;
- Channel A (чувствительность канала А) - **10 mV/Div** (10 милливольт на деление);
- Channel B (чувствительность канала В) - **1 V/Div** (1 вольт на деление).

Включить схему.

Для удобного считывания показаний осциллографа, следует синусоиду входного сигнала опустить **ниже оси Y** (Y position установить -2), а синусоиду выходного сигнала **выше оси Y** аналогичным образом(Y position установить +2).

Зарисовать в масштабе полученные осциллограммы.

Обратить внимание на то, что выходной сигнал перевёрнут относительно входного на 180 градусов.
Измерить амплитудные значения входного и выходного сигналов.

Отношение выходного напряжения сигнала к входному называется коэффициентом усиления по напряжению транзистора. Рассчитаем усиление нашего транзистора $K_u = U_{\text{вых}} / U_{\text{вх}}$

Результаты исследования занести в таблицу 1.

Таблица 1.

Осциллограмма входного сигнала ОЭ (в масштабе)	Амплитуда входного сигнала $U_{\text{вх}}$	Коэффициент усилению каскада по напряжению $K_u = U_{\text{вых}} / U_{\text{вх}}$
Осциллограмма выходного сигнала ОЭ (в масштабе)	Амплитуда выходного сигнала $U_{\text{вых}}$	



Для транзисторного каскада с ОЭ справедливы следующие значения:

K_u - от 50 до 1500

K_i (коэффициент усиления тока) - 10-20

K_p (коэффициент усиления мощности) - 1000-10000

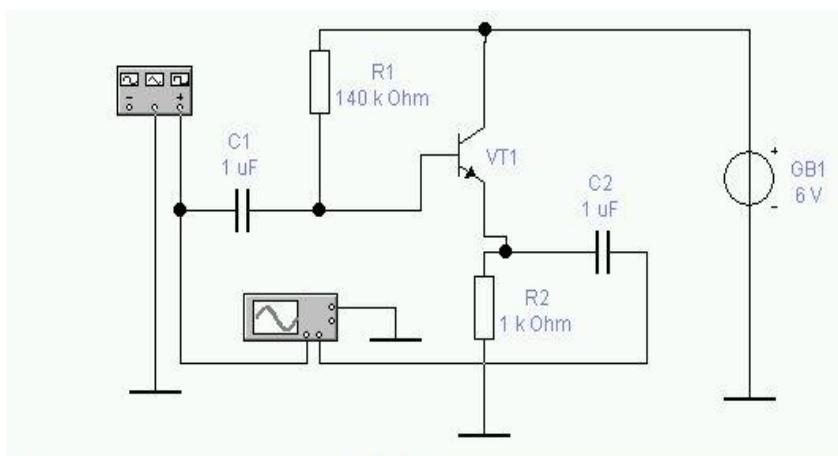
R_{bx} (входное сопротивление) - 100 ом - 10 ком

$R_{vых}$ (выходное сопротивление) - 100 ом - 100 ком

Каскад с ОЭ используется, обычно, как усилитель низко- и высокочастотных сигналов.

Схема включения транзистора с общим коллектором (ОК).

III. Используя те же элементы, переделаем немного схему, включив сопротивление нагрузки в эмиттер транзистора.



Каскад по схеме с ОК, практически не усиливает по напряжению, поэтому

Чувствительность канала В устанавливаем такую же, как и у канала А:

-Channel B (чувствительность канала В) - **10 mV/Div** (10 милливольт на деление);

Все остальное как и в предыдущей схеме.

Результаты исследования занести в таблицу 2.

Таблица 2.

Осциллографма входного сигнала ОК (в масштабе)	Амплитуда входного сигнала $U_{mвх}$	Коэффициент усиления каскада $K_u = U_{mвых} / U_{mвх}$

Осцилограмма выходного сигнала ОК (в масштабе)	Амплитуда выходного сигнала $U_{\text{вых}}$	

Для каскада с ОК справедливы следующие значения:

$K_i = 10-200$

$K_u < 1$

$K_p = 10-200$

$R_{bx} = 100 \text{ ком} - 1 \text{ мОм}$

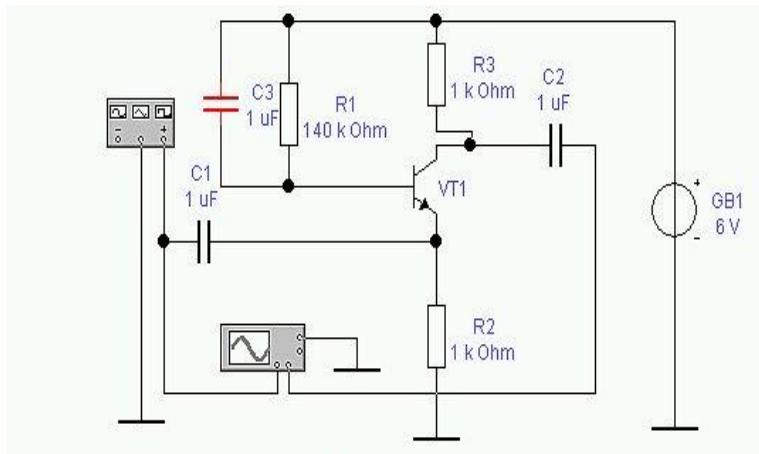
$R_{\text{вых}} = 10 \text{ ом} - 200 \text{ ом}$

Каскад по схеме с ОК, практически не усиливает по напряжению.

Обычно, каскад с ОК используется в электрических схемах, в качестве согласующего, так как имеет высокое входное сопротивление (не шунтирует входной сигнал) и низкое выходное сопротивление. Часто используется в усилителях мощности НЧ, где нагрузку (акустическую систему) можно включить непосредственно в цепь эмиттера.

Схема включения транзистора с общей базой (ОБ).

Переделаем нашу схему для работы каскада с общей базой. В этой схеме база подключается к положительному проводу источника питания через сопротивление смещения. Для корректной работы каскада в цепи переменного тока, базу так же следует "заземлить" через дополнительный конденсатор - С3. Сигнал подаётся на эмиттер и снимается с коллектора. В цепи коллектора следует установить дополнительный резистор нагрузки (R_3 величиной 1 кОм).



Установим чувствительность канала В осциллографа равной 50 милливольт на деление:

-Channel B (чувствительность канала В) - **50 mV/Div** (50 милливольт на деление);

Остальные настройки прежние.

Результаты исследования занести в таблицу 3.

Таблица 3.

Осцилограмма входного сигнала ОБ (в масштабе)	Амплитуда входного сигнала $U_{\text{твх}}$	Коэффициент усиления каскада $K_u = U_{\text{твых}}/U_{\text{твх}}$
Осцилограмма выходного сигнала ОБ (в масштабе)	Амплитуда выходного сигнала $U_{\text{твых}}$	



Реально, каскады с ОБ имеют следующие характеристики:

$K_i < 1$

$K_u = 5 - 100$

$K_p = 10 - 100$

$R_{VX} = 10 \text{ Ом} - 100 \text{ Ом}$

$R_{VYX} = 100 \text{ ком} - 1000 \text{ ком}$

Каскады по схеме с ОБ имеют хорошие частотные характеристики и используются в качестве усилителей и генераторов в ВЧ и СВЧ диапазонах.

Выполнив работу, студент должен:

Знать:

- принципы функционирования аналоговых электронных устройств;

Уметь:

- определять назначение и свойства основных функциональных узлов аналоговой электроники: усилителей, генераторов в схемах;

Лабораторная работа №12

Исследование дифференциального усилителя

Цель работы: Изучение принципа действия дифференциального усилительного каскада.

Оборудование: ПК с установленной программой Multisim.

Порядок выполнения работы:

1. Собрать схему дифференциального усилительного каскада, изображенную на рисунке 1.

Схема для исследования ДУ программным пакетом Multisim показана на рис. 1. Она содержит элементы задания статического режима, блокировочный конденсатор в цепи питания, источники входного сигнала с внутренними сопротивлениями, а также контрольно-измерительные приборы. Изменяя фазу источников входных сигналов, можно имитировать чисто синфазные входные сигналы (фаза обоих источников выбирается одинаковой, амплитуда — не более напряжения питания U_{CC}), дифференциальные сигналы (параметры источников показаны на рис.1), смешанный режим (фазы отличаются на несколько градусов, амплитуда — несколько меньше U_{CC}).

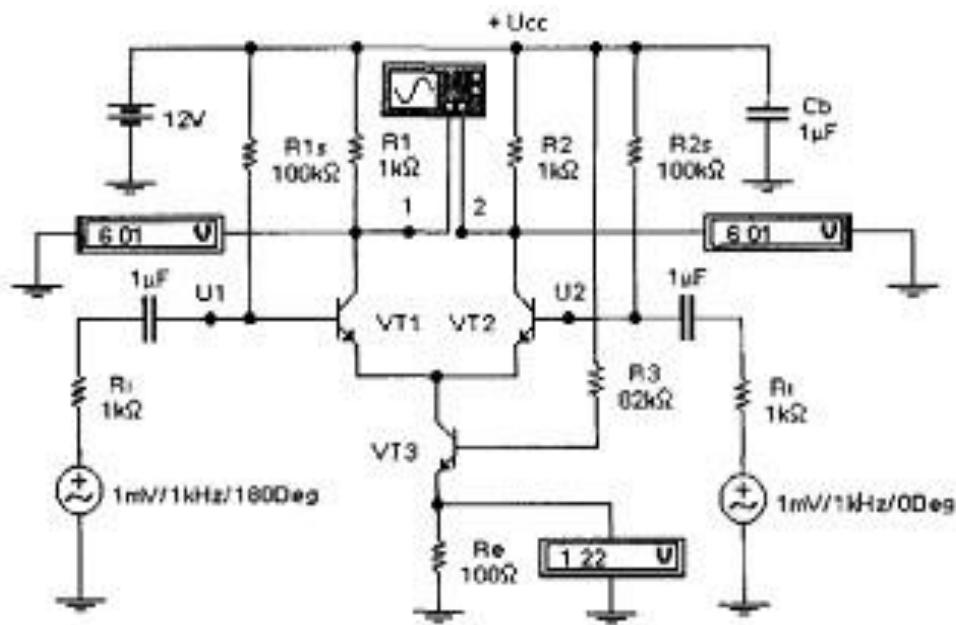


Рисунок 1.

2. Установить вольтметры измеряющие выходные напряжения в режим измерения переменного напряжения.
3. Установить параметры источников входных сигналов в соответствии со схемой.

Для изменения фазы сигнала в диалоговом окне AC Voltage Source Properties (Свойства источника переменного напряжения) установите

фазу сигнала Φ на входе 1 =(Phase) сигнала 180° , а фазу сигнала Φ на входе 2 = 0° (Phase) (Рисунок 2).

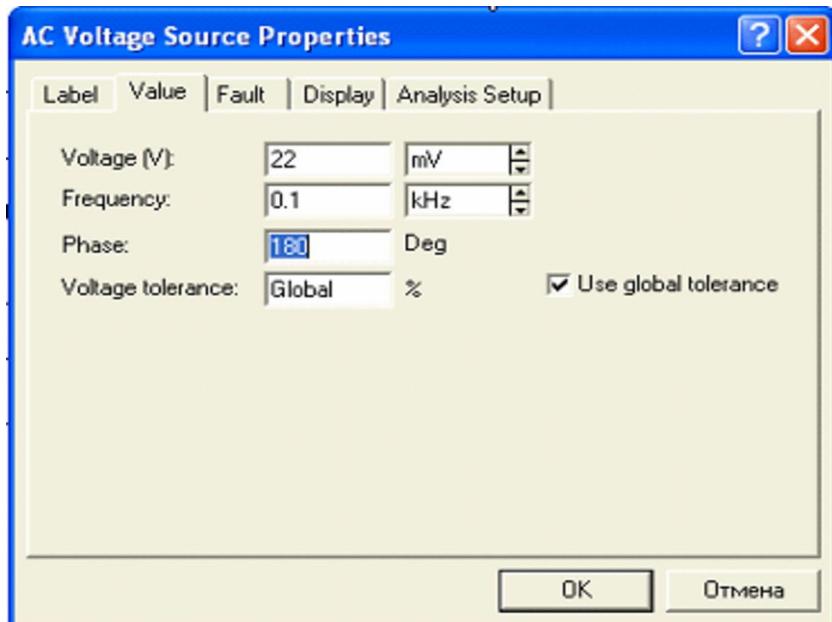


Рисунок 2 – Свойства источника переменного напряжения

4. Включить схему.

На осциллографе установить:

- Time base (время развёртки) 0,5 миллисекунд на деление;
- Channel A (чувствительность канала А) - 50 мВ/дел
- Channel B (чувствительность канала В) - 50 мВ/дел

Для удобного считывания показаний осциллографа, следует сигнал с выхода транзистора

VT1 опустить ниже оси Y (с помощью Y position), а сигнал с выхода транзистора VT2 поднять выше оси Y аналогичным образом с помощью Y position).

5. Наблюдать значение выходного сигнала на вольтметре включенном между коллекторами транзисторов (на схеме не установлен - установить) при поступлении противофазных сигналов одинаковой амплитуды и частоты.

6. Зарисовать полученные осцилограммы.

Данные результатов измерений занести в **таблицу 1**

9. Установить одинаковые значения входных сигналов по амплитуде, частоте и фазе
 $U_{bx1} = U_{bx2} = 1 \text{ мВ}$; $F_{bx1} = F_{bx2} = 1 \text{ кГц}$; $\Phi_{bx1} = \Phi_{bx2} = 0^\circ$

10. Включить схему.

11. Записать выходное напряжение и рассчитать коэффициент усиления, зарисовать осцилограммы.

Данные результатов измерений занести в **таблицу 2**

7. Изменить амплитуду одного из сигналов $U_{bx1} = 0 \text{ мВ}$, $U_{bx2} = 1 \text{ мВ}$

8. Записать значение выходного напряжения и рассчитать коэффициент усиления.

Зарисовать полученные осцилограммы.

12. Результаты измерений занести в **таблицу 3**.

13. Сделать выводы.

Таблица 1

U _{bx1} =	
U _{bx2} =	
F _{bx1} =	
F _{bx2} =	

Фаза сигнала $\Phi_{вх1} =$	
Фаза сигнала $\Phi_{вх2} =$	
Коэффициент усиления К	
Осцилограммы в масштабе	

Таблица 2

$U_{вх1} =$	
$U_{вх2} =$	
$F_{вх1} =$	
$F_{вх2} =$	
Фаза сигнала $\Phi_{вх1} =$	
Фаза сигнала $\Phi_{вх2} =$	
Коэффициент усиления К	
Осцилограммы в масштабе	

Таблица 3

$U_{вх1} =$	
$U_{вх2} =$	
$F_{вх1} =$	
$F_{вх2} =$	
Фаза сигнала $\Phi_{вх1} =$	
Фаза сигнала $\Phi_{вх2} =$	
Коэффициент усиления К	

Осциллограммы в масштабе		
--------------------------	--	--

Контрольные вопросы.

1. Определение усилителя.
2. На какие виды делятся усилители **по виду усиливаемых сигналов**
3. На какие виды делятся усилители **по типу усиливаемой величины**)
4. На какие виды делятся усилители **по диапазону усиливаемых частот**
5. Что собой представляет простейший дифференциальный усилитель?
6. Понятие симметричности плеч каскада.
7. Понятие усиления синфазного сигнала. Какова при этом будет разность потенциалов между коллекторами транзисторов?
8. Назначение резистора в эмиттерной цепи ДУ .
9. Понятие противофазных сигналов. Какова при этом будет разность потенциалов между коллекторами транзисторов? (стр. 3).

Выполнив работу, студент должен:

Знать:

- принципы функционирования аналоговых электронных устройств;

Уметь:

- определять назначение и свойства основных функциональных узлов аналоговой электроники: усилителей, генераторов в схемах;

Лабораторная работа №13

Исследование схем на основе операционного усилителя

Цель работы: Изучение возможностей операционного усилителя.

Оборудование: ПК с установленной программой Multisim.

Порядок выполнения работы:

I. ЭКСПЕРИМЕНТ.

Собрать схему инвертирующего усилителя на ОУ, изображенную на рисунке 1.

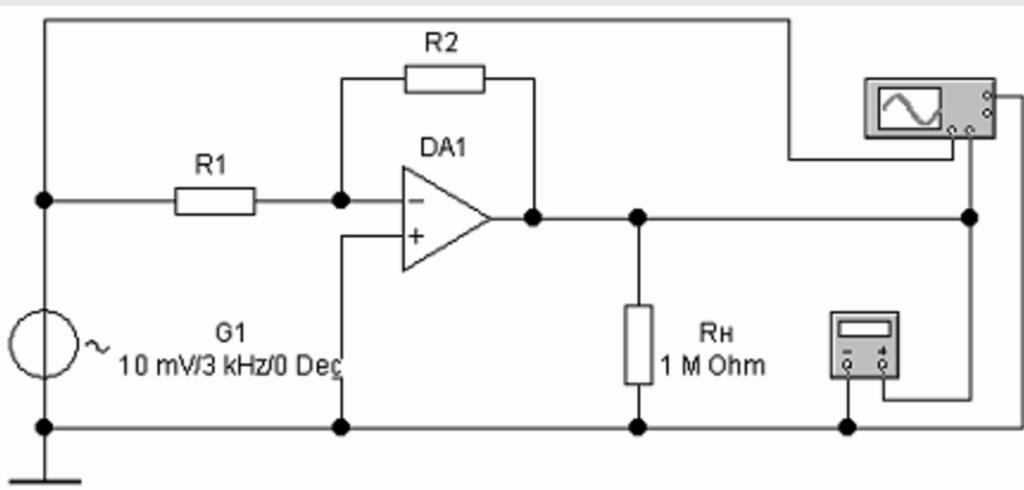


Рисунок 1 – Схема для исследования инвертирующего усилителя на ОУ

2. Установить значение сопротивления резистора $R_1 = 1\text{k}\Omega$.
3. Рассчитать значение сопротивления резистора R_2 для коэффициента усиления $K_u = 100$. (формулу взять из теории).
4. Установить значение сопротивления резистора R_2 .
5. Установить мультиметр на измерение переменного напряжения.
6. Включить схему.
7. Записать показания мультиметра и рассчитать коэффициент усиления.
8. Развернуть и настроить осциллограф, изменяя чувствительность и длительность развертки. На экране можно наблюдать входной и выходной сигналы

На осциллографе установить:

- Time base (время развёртки) **0,1 миллисекунд на деление;**
- Channel A (чувствительность канала А) - **выбрать 20 мВ/дел**
- Channel B (чувствительность канала В) - **выбрать 5 В/дел**

Для удобного считывания показаний осциллографа, следует сигнал с входа ОУ опустить **ниже оси Y** (с помощью Y position), а сигнал с выхода ОУ поднять **выше оси Y** аналогичным образом с помощью Y position).

Зарисовать полученные осцилограммы.

Экспериментально определить коэффициент усиления (K_u) инвертирующего усилителя, где $K_u = U_{m_{\text{вых}}} / U_{m_{\text{вх}}}$.

Полученные результаты занести в т

Таблица 1

инвертирующий усилитель	
Рассчитанный коэффициент усилния K_u	
Экспериментально определенный коэффициент усилния	
Осциллограммы	

II. ЭКСПЕРИМЕНТ.

9. Собрать схему неинвертирующего усилителя на ОУ, изображенную на рисунке 2.

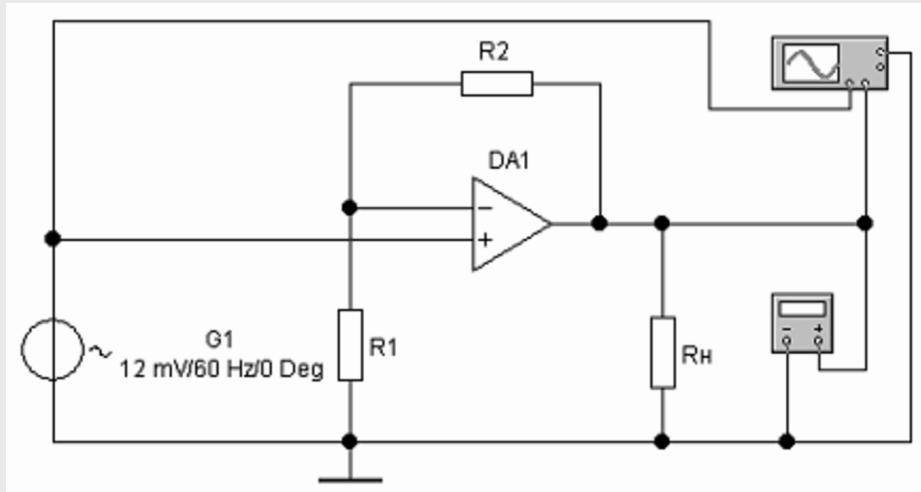


Рисунок 2 – Схема для исследования неинвертирующего усилителя на ОУ

10. Установить значение сопротивления резистора $R_1=2\text{k}\Omega$.

11. Рассчитать значение сопротивления резистора R_2 для коэффициента усиления,

предложенного в пункте 3.

12. Установить значение сопротивления резистора R2.

13. Установить мультиметр на измерение переменного напряжения.

14. Включить схему.

15. Записать показания мультиметра и рассчитать коэффициент усиления.

16. Развернуть и настроить осциллограф, изменения чувствительность и длительность развертки.

На экране можно наблюдать входной и выходной сигналы.

На осциллографе установить:

-Time base (время развёртки) **5 миллисекунд на деление;**

-Channel A (чувствительность канала A) - **выбрать 20 мВ/дел**

- Channel B (чувствительность канала B) - **выбрать 1 В/дел**

Для удобного считывания показаний осциллографа, следует сигнал с входа ОУ опустить **ниже оси Y** (с помощью Y position), а сигнал с выхода ОУ поднять **выше оси Y** аналогичным образом с помощью Y position).

Зарисовать полученные осцилограммы.

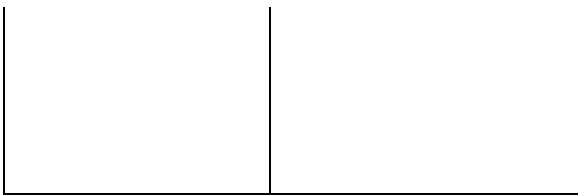
Экспериментально определить коэффициент усиления (K_u) инвертирующего усилителя,

где $K_u = U_{m_{\text{вых}}}/U_{m_{\text{вх}}} .$

Полученные результаты занести в таблицу

Таблица 2

неинвертирующий усилитель	
Рассчитанный коэффициент усилителя K_u	
Экспериментально определенный коэффициент усилителя	
Осцилограммы	



Суммирующее-вычитающее устройство

Такое устройство получается объединением сумматора и разностного усилителя. Так же как в сумматоре и разностном усилителе для каждого входного напряжения существует свой коэффициент усиления, причем напряжения на неинвертирующем входе имеют положительные коэффициенты усиления, а на инвертирующем — отрицательные.

$$U_{\text{вых}} = \sum K_n U_n - \sum K_m U_m$$

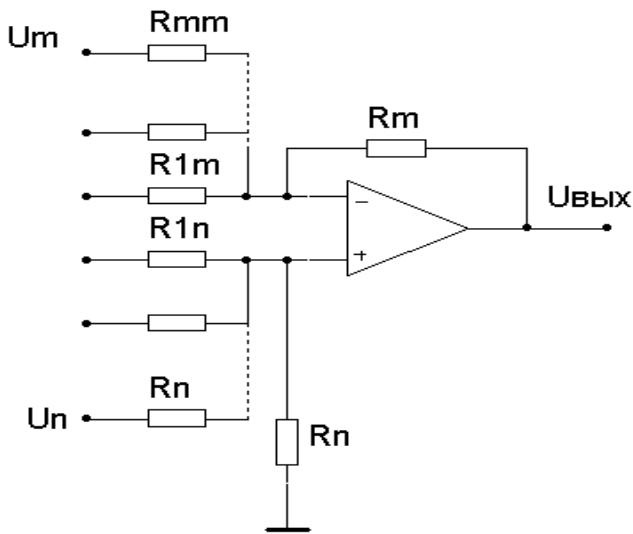


Рисунок 3.

ДИФФЕРЕНЦИАЛЬНЫЙ УСИЛИТЕЛЬ (ДУ) ПРЕДНАЗНАЧЕН ДЛЯ УСИЛЕНИЯ РАЗНОСТИ ДВУХ ВХОДНЫХ НАПРЯЖЕНИЙ. СТАБИЛИЗАЦИЯ КОЭФФИЦИЕНТА УСИЛЕНИЯ ДУ ОСУЩЕСТВЛЯЕТСЯ С ПОМОЩЬЮ ООС. ДУ НА ОДНОМ ОУ ПРИВЕДЕН НА РИСУНКЕ 4.

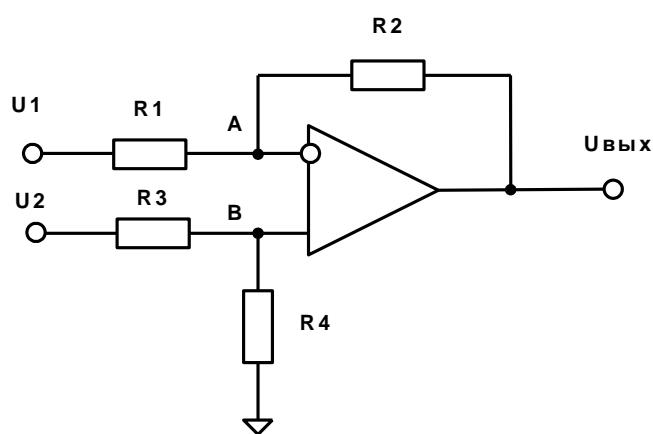


РИСУНОК 4

ПОЛЬЗУЯСЬ ПРИНЦИПОМ СУПЕРПОЗИЦИИ И ФОРМУЛАМИ КОЭФФИЦИЕНТОВ УСИЛЕНИЯ ИНВЕРТИРУЮЩЕГО И НЕИНВЕРТИРУЮЩЕГО УСИЛИТЕЛЕЙ, ПОЛУЧИМ ВЫРАЖЕНИЕ ДЛЯ ВЫХОДНОГО НАПРЯЖЕНИЯ ДУ В ВИДЕ

$$U_{\text{вых}} = U_2 \frac{R_4}{R_3 + R_4} \left(1 + \frac{R_2}{R_1} \right) - U_1 \frac{R_2}{R_1}.$$

При выполнении условия $R_2 R_3 = R_1 R_4$ получаем

$$U_{\text{вых}} = (U_2 - U_1) \frac{R_2}{R_1}.$$

Необходимо обеспечить точное согласование резисторов $R_1 - R_4$, поэтому в ДУ используются прецизионные резисторы.

III. ЭКСПЕРИМЕНТ.

Для практического задания собрать схему по рис. 3, но использовать по два входа прямых и один инверсный, установить все R_m и R_n равными 100 кОм.

На вход U_{n1} подать постоянное напряжение 4 мВ, на вход U_{n1} постоянное напряжение 1 мВ на вход U_m подать 0 мВ.

На выходе установить вольтметр для измерения постоянного напряжения.

Включить схему.

Измерить выходное напряжение. Результаты эксперимента занести в таблицу 3.

Таблица 3

	1-ый опыт	2-ой опыт
$U_{n1}=$		
$U_{n2}=$		
$U_m=$		
$U_{\text{вых}}=$		

Остановить работу схемы.

На прямых входах оставить прежние значения напряжений, а на U_m подать 2 мВ постоянного напряжения.

Включить схему. Измерить выходное напряжение, результаты занести в таблицу 3.

Сделать выводы.

Контрольные вопросы

1. Достоинства операционного усилителя.

2. Привести УГО ОУ

3. Основные применения ОУ

Выполнив работу, студент должен:

Знать:

- свойства идеального операционного усилителя;

Уметь:

- использовать операционные усилители для построения различных схем;

Лабораторная работа №14

Исследование автогенераторов RC - типа.

Цель работы: Экспериментальная проверка основных положений теории RC -генераторов.

Оборудование: ПК с установленной программой Multisim.

Порядок выполнения работы:

Создайте в multisim для моделирования схему генератора с фазосдвигающей цепочкой (рисунок 1).

Рассчитайте параметры генератора для использованных значений параметров элементов RC- цепи.

Измерьте период генерации, передвигая мышью вертикальные маркерные линии осциллографа (в режиме Expand). Измените параметры фазовращающей цепочки. Проведите измерения и расчеты периода генерации. Результаты измерений и расчетов занесите в таблицу 1.

1. Создайте в multisim схему генератора с фазосдвигающей цепочкой (рисунок 1).

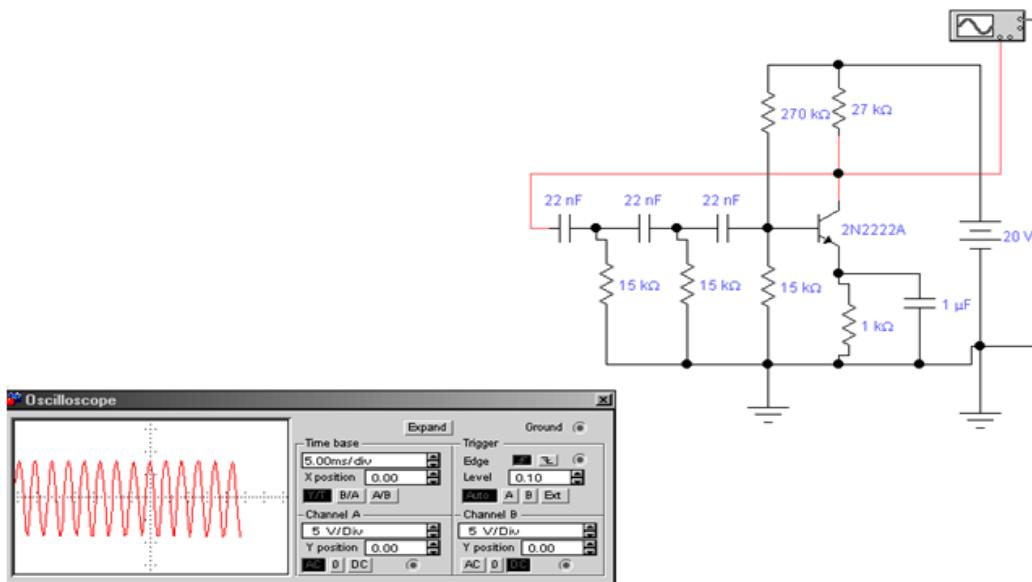


Рисунок 1.

2. Включите схему. Настройте осциллограф.

3. Зарисуйте осциллограмму в масштабе (занесите рисунок в таблицу 1).

4. Измерьте период генерации, передвигая мышью вертикальные маркерные линии осциллографа (в режиме Expand). Результат измерения занести в таблицу 1.

5. Рассчитать частоту сигнала генератора по формуле:

$$F = 1 / T$$

Результат занести в таблицу 1.

6. В схеме изменить значения C, установить C = 50 нФ.

Повторить для данного случая пункты 2- 5.

7. В схеме изменить значения R, установить R=30 кОм.

Повторить для данного случая пункты 2- 5.

8. Произвести расчет частоты генератора для разных значений емкостей C₁, C₂ по формуле идеальной частоты генерации для данной схемы:

$$f_0 = \frac{\sqrt{6}}{2\pi RC} = \frac{0.39}{RC}$$

где

- f₀ частота в Гц.

- R величина сопротивлений в Омах (Ом)

- С величины конденсаторов в Фарадах (Ф).

Таблица 1.

	1-ый опыт	2-ой опыт	3-ий опыт
R= 15 кОм	R= 15 кОм	R= 30 кОм	
C = 22 нФ	C = 50 нФ	C = 50 нФ	
Период T (из опыта)			
Частота F (из опыта)			
Частота f ₀ (из расчета) по формуле			
Осцилограмма			

Контрольные вопросы.

1. На чем основана работа генераторов сигналов синусоидальной формы?

2. Привести структурную схему генератора.
3. Привести формулы с пояснениями двух условий самовозбуждения генераторов (баланса фаз и баланса амплитуд)
4. Привести принципиальную схему RC-генератора с фазосдвигающей цепочкой и пояснить назначения каждого элемента схемы. Как рассчитывается частота вырабатываемая данным генератором?
5. Какие виды генераторов синусоидальной формы существуют? Привести их схемы и формулы для расчета частоты.

Выполнив работу, студент должен:

Знать:

- принципы функционирования, аналоговых электронных устройств;

Уметь:

- определять назначение и свойства основных функциональных узлов аналоговой электроники: усилителей, генераторов в схемах

Лабораторная работа №15

Исследование работы RC- цепей разных типов.

Цель работы: Экспериментальная проверка основных положений теории RC -цепей.

Оборудование: ПК с установленной программой Multisim.

Порядок выполнения работы:

1. Собрать схему дифференцирующей цепи, изображенную на рисунке 1.

Из схемы исключить Rg и Спар.

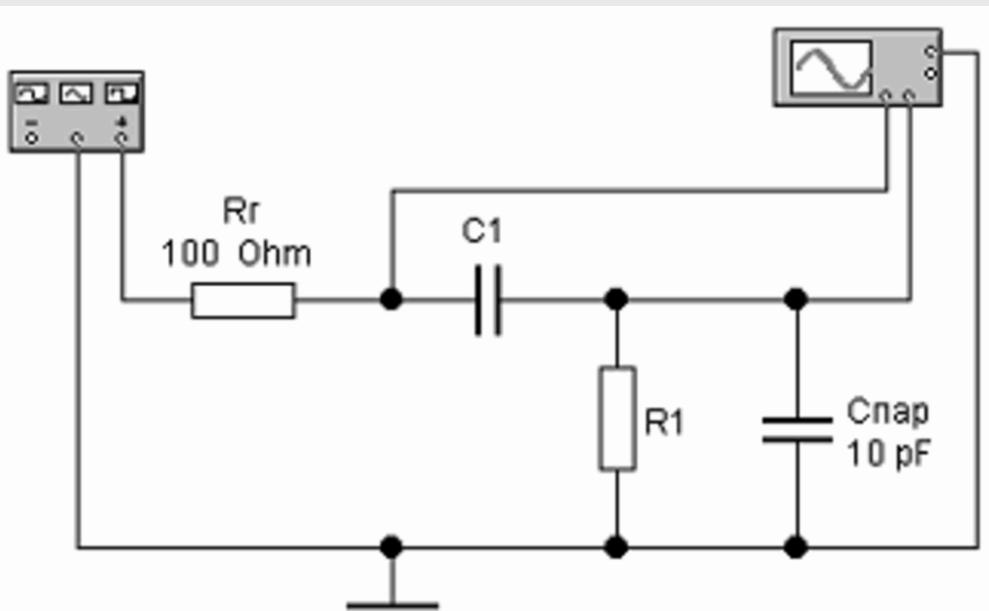


Рисунок 1 – Схема для исследования дифференцирующей RC-цепи

2. Установить номиналы элементов дифференцирующей цепи для условия дифференцирования (расчет приведен ниже)

3. Настроить функциональный генератор в соответствии с рисунком 2. Частота 50 кГц соответствует длительности импульса $t_{\text{иbx}} = 10 \text{ мкс}$ при коэффициенте заполнения 50%.

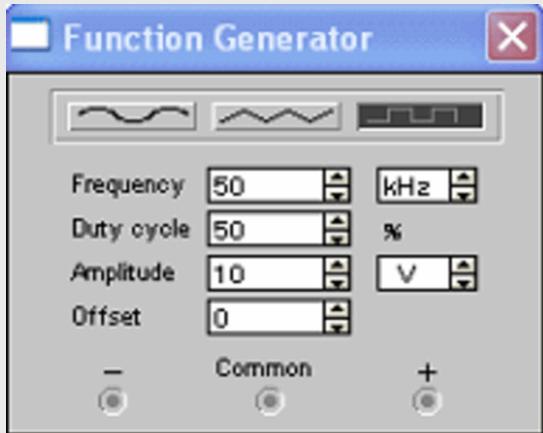


Рисунок 2 – Установка параметров выходного сигнала функционального генератора.

Для $R_1=63 \text{ кОм}$, рассчитать C_1 из условия $t_{\text{иbx}}=3\tau$ для $t_{\text{иbx}}=10 \text{ мкс}$.

4. Включить схему.

5. Развернуть и настроить осциллограф, изменения чувствительность и длительность развертки.

На осциллографе установить:

-Time base (время развёртки) 5 микросекунд на деление;

-Channel A (чувствительность канала А) - выбрать 10 В/дел

- Channel B (чувствительность канала В) - выбрать 10 В/дел

Для удобного считывания показаний осциллографа, следует сигнал с входа ОУ опустить **ниже оси Y** (с помощью Y position), а сигнал с выхода ОУ поднять **выше оси Y** аналогичным образом с помощью Y position).

Зарисовать полученные осцилограммы в масштабе

6. Изменить емкость цепи для условия $t_{\text{иbx}}=\tau$ и проследить за изменениями выходного сигнала.

Зарисовать полученные осцилограммы.

7. Установить емкость цепи 1000 пФ для условия $t_{\text{инв}} \gg \tau$ и проследить за изменениями выходного сигнала.

Зарисовать полученные осциллограммы.

Сделать выводы.

8. Собрать схему интегрирующей цепи, изображенную на рисунке 3.

Из схемы исключить R_g , не учитывать R_h

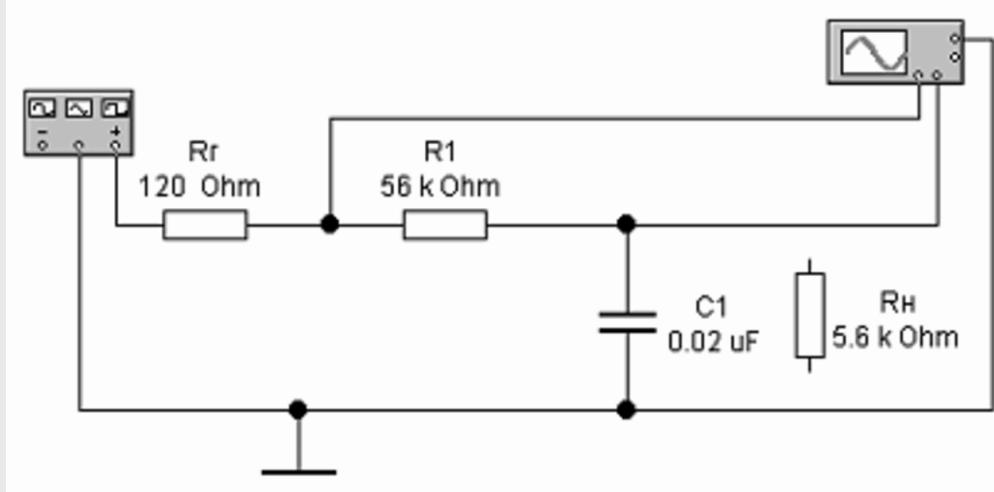


Рисунок 3 – Схема для исследования интегрирующей RC-цепи

9. Настроить функциональный генератор в соответствии с рисунком 4.

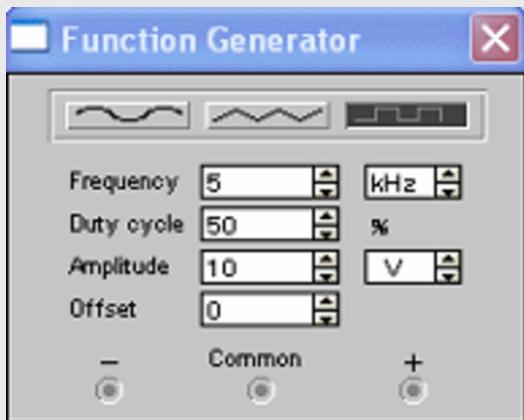


Рисунок 4 – Установка параметров выходного сигнала функционального генератора

10. Установить параметры схемы, как на рисунке 4 в соответствии с условием интегрирования $\tau \gg t_{\text{инв}}$. Частота 5 кГц соответствует длительности импульса $t_{\text{инв}} = 1$ мкс при коэффициенте заполнения 50%.

Включить схему.

12. Развернуть и настроить осциллограф, изменяя чувствительность и длительность развертки.

На осциллографе установить:

-Time base (время развёртки) 0,02 **миллисекунды на деление;**

-Channel A (чувствительность канала A) - **выбрать 10 В/дел**

- Channel B (чувствительность канала B) - **выбрать 1 В/дел**

Для удобного считывания показаний осциллографа, следует сигнал с входа ОУ опустить **ниже оси Y** (с помощью Y position), а сигнал с выхода ОУ поднять **выше оси Y** аналогичным образом с помощью Y position).

12. Зарисовать полученные осцилограммы.

14. Уменьшить значение резистора R1 в 2 раза.

Зарисовать полученные осцилограммы. Сравнить с предыдущими, сделать выводы.

14. Уменьшить значение резистора R1 в 10 раз по сравнению с начальным значением.

Зарисовать полученные осцилограммы. Сравнить с предыдущими, сделать выводы.

15. Повторите исследования для схем, изображенных на рисунке 5, для интегратора частоту прямоугольных импульсов генератора установить 500 Гц, амплитуду 10 В.

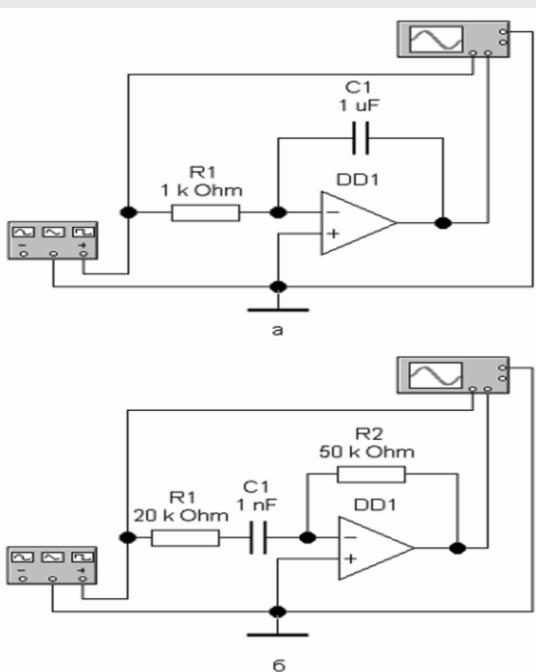


Рисунок 5 – Интегратор (а) и дифференциатор (б) на операционном усилителе

Для дифференциатора частоту прямоугольных импульсов генератора установить 1 кГц, амплитуду 10 В.

16. Зарисовать осциллограммы, сделать выводы.

Контрольные вопросы.

1. Привести схему дифференцирующей цепи .
2. Привести формулу зависимости выходного напряжения от входного .
3. Понятие постоянной времени цепи .
4. Пояснить принцип работы дифференцирующей цепи при подаче на вход прямоугольных периодических импульсов. Условие дифференцирования.
5. Привести временные диаграммы работы цепи при дифференцировании прямоугольных импульсов для условия дифференцирования и для условия, когда условие дифференцирования не выполняются
6. За какое время конденсатор зарядится до значения $0,95 U_{m\text{ax}}$?
7. Привести схему интегрирующей цепи .
8. Привести формулу зависимости выходного напряжения от входного.
9. Пояснить принцип работы интегрирующей цепи при подаче на вход прямоугольных периодических импульсов. Условие интегрирования.
10. Привести временные диаграммы работы цепи при интегрировании прямоугольных импульсов для условия интегрирования и для условия, когда условие интегрирования не выполняются .
11. Какая из рассмотренных цепей является удлиняющей, а какая укорачивающей?
12. Привести схему интегратора на операционном усилителе и формулу зависимости выходного напряжения от входного .
13. Привести схему дифференциатора на операционном усилителе и формулу зависимости выходного напряжения от входного .

Выполнив работу, студент должен:

Знать:

-свойства идеального операционного усилителя;

Уметь:

-использовать операционные усилители для построения различных схем;

Лабораторная работа №16

Исследование работы мультивибратора

Цель работы:

1. Изучить принцип работы мультивибратора
2. Выявить зависимость между параметрами схемы и параметрами выходного сигнала

Оборудование: ПК с установленной программой Multisim.

Порядок выполнения работы:

1. Собрать схему изображенную на рисунке 1. Установить Епит=9В. Rк=680 Ом.

2. Вычислить частоту следования импульсов F по формуле $F = 1/T$, где $T \approx 1,4 R_b * C$ для данных из таблицы 1.
3. С помощью осциллографа (канал А подключить к базе VT2, а канал В подключить к коллектору VT2) получить осциллограммы соответствующих сигналов.
4. Зарисовать осциллограммы в масштабе.
5. Изменяя параметры схемы в соответствии с таблицей 1, измерять и рассчитывать длительность импульсов выходных сигналов, периоды следования импульсов и частота выходных сигналов. Результаты измерений занести в таблицу 1

Таблица 1.

		$R_b=15 \text{ кОм}$ $C=0,2 \text{ мкФ}$	$R_b=10 \text{ кОм}$ $C=0,2 \text{ мкФ}$
t_i – длительность импульсов	рассчитанная		
	измеренная		
Ти – период следования импульсов	рассчитанный		
	измеренный		
Фи- частота сигнала	из расчета		
	из измерения		

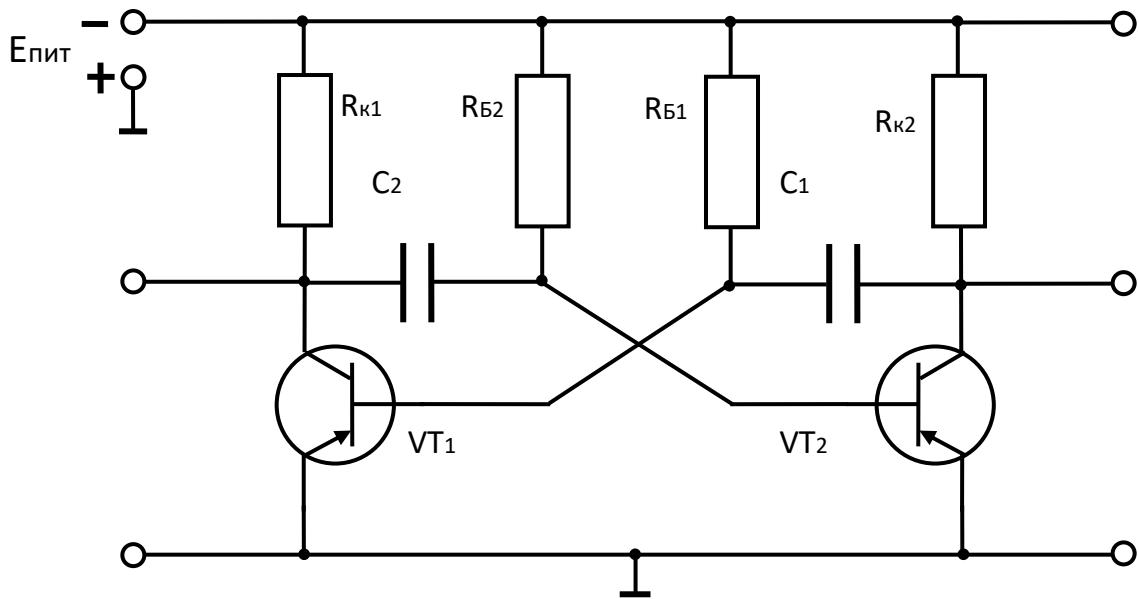


Рисунок. 1.

Контрольные вопросы.

1. Назначение автоколебательного мультивибратора.
2. Привести схему автоколебательного мультивибратора с пояснением назначения каждого элемента схемы.
3. Построить временные диаграммы работы мультивибратора.
4. Как рассчитать длительность импульса мультивибратора, пояснить от каких элементов она зависит?
5. Привести формулу для расчета периода колебаний мультивибратора
6. Привести схему мультивибратора на ОУ.
7. Привести формулу для расчета периода колебаний данного
8. Привести схему несимметричного мультивибратора на ОУ /

Выполнив работу, студент должен:

Знать:

- принципы действия генераторов прямоугольных импульсов, мультивибраторов;

Уметь:

- определять назначение и свойства основных функциональных узлов аналоговой электроники: усилителей, генераторов в схемах;

Лабораторная работа №17**Исследование работы триггеров**

Цель работы: Изучить принцип работы триггеров

Оборудование: ПК с установленной программой Multisim.

Порядок выполнения работы:

I. Собрать схему симметричного триггера.

В среде EWB собрать схему триггера (рисунок 1) с раздельными входами (RS-триггер), к которым подключены источники постоянного напряжения (имитируют входные воздействия). В качестве индикаторов состояний его выходов взяты световые пробники, которые делают процесс исследования более наглядным.

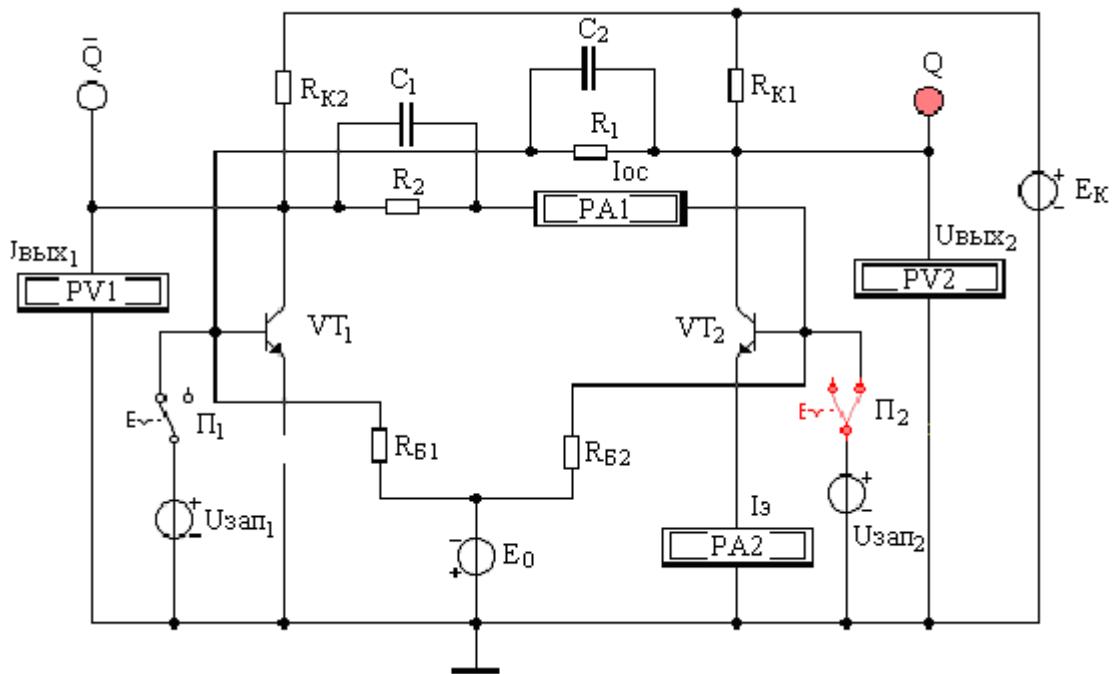


Рисунок 1.

Установить:

$$R_{K1} = R_{K2} = 0,5 \text{ кОм}$$

$$R_1 = R_2 = 10 \text{ кОм}$$

$$C_1 = C_2 = 10 \text{ пФ}$$

$$R_{B1} = R_{B2} = 100 \text{ кОм}, E_0 = 0,5 \text{ В}$$

$$E_K = 10 \text{ В}$$

$$U_{зап1} = U_{зап2} = 1 \text{ В}$$

VT₁, VT₂ типа 2N2712

Включить программу.

а) подать U_{зап1} = 1В, U_{зап2} = 0В. Результаты измерений занести в таблицу 1.

В единичном или нулевом состоянии установлен триггер? Пояснить.

б) подать $U_{зап1} = 0\text{В}$, $U_{зап2} = 1\text{В}$. Результаты измерений занести в таблицу 1.

В единичном или нулевом состоянии установлен триггер? Пояснить.

Таблица 1

Значение сигналов запуска	Показания приборов			
	$U_{ВЫХ1}$,	$U_{ВЫХ2}$,	$ОС = ИБ$	$ИЭ$
$U_{ЗАП1}=1$,	-	-	-	-
$U_{ЗАП2}=0$				
$U_{ЗАП1}=0$,				
$U_{ЗАП2}=1$				

Пояснить, какой вход триггера является S , а какой R ?

II. Собрать схему триггера Шмита. $E_k = 10 \text{ В}$ (рисунок 2)

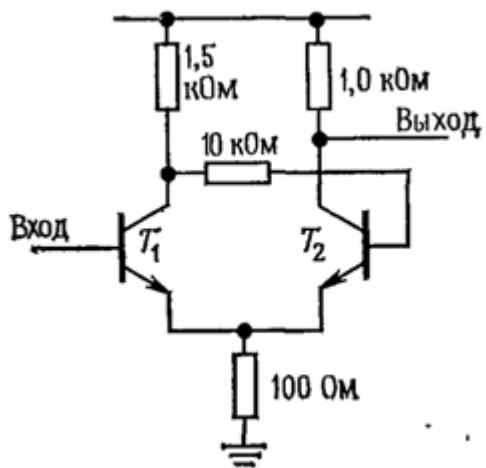


Рисунок 2.

2. На вход подать синусоидальный сигнал частотой 1 Гц, амплитудой 10 В.

Подключить канал «A» осциллографа к входу схемы, а канал «B» к выходу схемы.

3. Включить схему.

4. Получить изображения входного и выходного сигнала.

Зарисовать осциллограммы в масштабе. Пояснить полученный результат.

Контрольные вопросы.

1. Изобразить схему симметричного триггера на транзисторах.

2. Пояснить, что происходит в схеме при включении питания (установка исходного состояния)

4. Понятие прямого и инверсного выхода триггера.

Какое состояние триггера называется единичным, а какое нулевым?

Какой вход триггера называется S (set), а какой R (reset)?

5. Определение триггера

6. Привести схему несимметричного триггера с эмиттерной связью (стр. 5)

Пояснить принцип работы данного триггера.

Выполнив работу, студент должен:

Знать:

- принципы действия генераторов прямоугольных импульсов, мультивибраторов;

Уметь:

- определять назначение и свойства основных функциональных узлов электроники: усилителей, генераторов в схемах;

Практическая работа №18

Работа со справочниками по определению элементов и компонентов ИМС различных видов

Цель работы: научиться определять интегральные микросхемы, получить опыт работы со справочниками

.Оборудование: набор ИМС различных видов.

Порядок выполнения работы:

1. Для предложенных ИМС заполнить таблицу 1

Таблица 1

	ИМС1	ИМС2	ИМС3	ИМС4	ИМС5	Пример ИМС
Наименование микросхемы (расшифровка обозначения)	K176ЛЕ	K561ЛС2	K500ЛМ105	K155ЛЕ4	K555ЛИ6	K155ЛА1
Функциональное назначение						И-НЕ
Тип логики (используемые компоненты)						ТТЛ

Параметры: 1.Уровень логического нуля U^0 ; 2.Уровень логической единицы U^1 : 3.Средняя потребляемая мощность P ; 4.Коэффициент разветвления по выходу $K_{разв}$; 5.Быстродействие $t_{3,CP}$; 6.Помехоустойчивость ΔU .					1. $U^0 = (0-0,8)B$; 2. $U^1 = (2,4-5)B$; 3. $P = 10\text{мВт}$; 4. $K_{разв} = 8$; 5. $t_{3,CP} = 10 \text{ нс}$; 6. $\Delta U = 3,5 \text{ В}$.
Конструктивно-технологическое исполнение					Полупроводниковая
Степень интеграции					Малая

Пример маркировки микросхем.

Маркировка: дешифратор на три входа и восемь выходов.

КР 555 ИД 3 (буквы от А до Я)

КР – характеризуют: материал, область применения, тип корпуса.

555 – серия МС.

Первая цифра характеризует ИМС по конструктивно - технологическому признаку.

1,5,6,7 – полупроводниковые ИМС.

2,4,8 – гибридные схемы.

3 – прочие (например: вакуумные, плёночные и др.).

Вторая и третья цифры показывают номер разработки серии.

Две буквы (в нашем случае ИД) обозначают функциональную группу ИМС (например: ИД – дешифратор; ЛА – двухходовой вентиль «И-НЕ» К1555ЛА3).

Следующая цифра (3) – порядковый номер разработки МС внутри серии.

Последние буквы (А-Я) могут быть введены при необходимости и определяют допуски и разброс параметров микросхемы.

Выполнив работу, студент должен:

Знать:

- особенности построения диодно-резистивных, диодно-транзисторных и транзисторно-транзисторных схем реализации булевых функций;
- цифровые интегральные схемы: режимы работы, параметры и характеристики, особенности применения при разработке цифровых устройств;
- этапы эволюционного развития интегральных схем: БИС, СБИС, МП СБИС.

Уметь:

- применять логические элементы, для построения логических схем, грамотно выбирать их параметры и схемы включения

Лабораторная работа №19

Применение логических элементов (ИМС) для построения логических схем

Цель работы: научиться использовать логические элементы для построения логических схем

.Оборудование: ПК с установленной программой Multisim

Порядок выполнения работы:

1. Экспериментально построить таблицу состояний для предложенной комбинационной схемы.

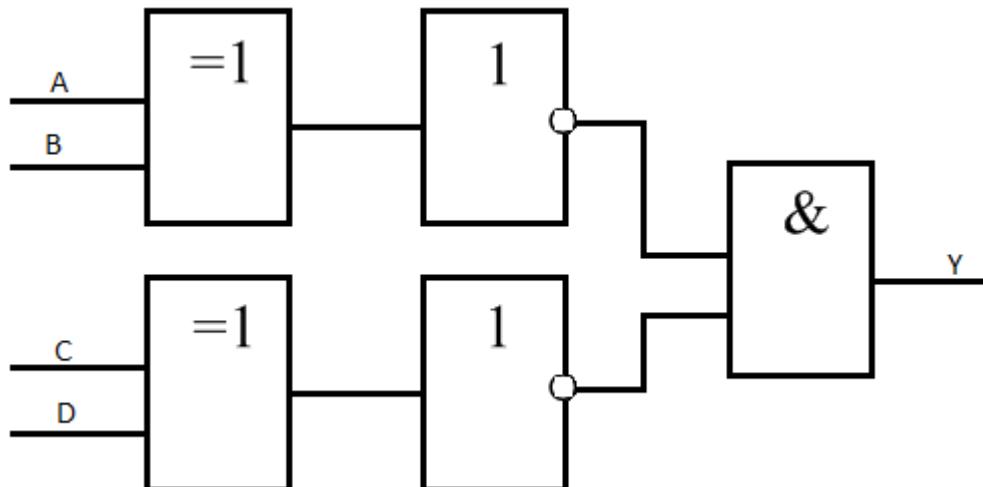


Таблица состояний.

A	B	C	D	Y
0	0	0	0	
0	0	0	1	
0	0	1	0	
0	0	1	1	
0	1	0	0	
0	1	0	1	
0	1	1	0	

0	1	1	1	
1	0	0	0	
1	0	0	1	
1	0	1	0	
1	0	1	1	
1	1	0	0	
1	1	0	1	
1	1	1	0	
1	1	1	1	

2. Провести исследование RS-триггера на логических элементах ИЛИ-НЕ.

Краткие теоретические сведения.

RS-триггер

Основным триггером, на котором базируются все остальные триггеры является RS-триггер. RS-триггер имеет два логических входа:

- R - установка 0 (от слова reset);
- S - установка 1 (от слова set).

RS-триггер имеет два выхода:

- Q - прямой;
- \bar{Q} - обратный (инверсный).

Состояние триггера определяется состоянием прямого выхода. Простейший RS-триггер состоит из двух логических элементов, охваченных перекрёстной положительной обратной связью (рисунок 1).

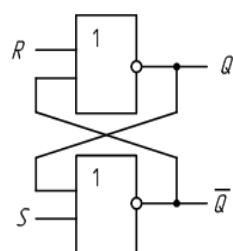


Рисунок 1 - Схема простейшего RS- триггера

Рассмотрим работу триггера:

Пусть $R=0, S=1$. Нижний логический элемент выполняет логическую функцию ИЛИ-НЕ, т.е. 1 на любом его входе приводит к тому, что на его выходе будет логический ноль $Q=0$. На выходе Q будет 1 ($Q=1$), т.к. на оба входа верхнего элемента поданы нули (один ноль - со входа R , другой - с выхода Q). Триггер находится в единичном состоянии. Если теперь убрать сигнал установки ($R=0, S=0$), на выходе ситуация не изменится, т.к. несмотря на то, что на нижний вход нижнего логического элемента будет поступать 0, на его верхний вход поступает 1 с выхода верхнего логического элемента. Триггер будет находиться в единичном состоянии, пока на вход R не поступит сигнал сброса. Пусть теперь $R=1, S=0$. Тогда $Q=0$, а $=1$. Триггер переключился в "0". Если после этого убрать сигнал сброса ($R=0, S=0$), то все равно триггер не изменит своего состояния.

Для описания работы триггера используют таблицу состояний (переходов).

Обозначим:

- $Q(t)$ - состояние триггера до поступления управляющих сигналов (изменения на входах R и S);
- $Q(t+1)$ - состояние триггера после изменения на входах R и S .

Таблица 2.1 - Таблица переходов RS триггера в базисе ИЛИ-НЕ

R	S	Q(t)	Q(t+1)	Пояснения
0	0	0	0	Режим хранения информации
0	0	1	1	$R=S=0$
0	1	0	1	Режим установки единицы
0	1	1	1	$S=1$
1	0	0	0	
1	0	1	0	Режим установки нуля $R=1$
1	1	0	*	$R=S=1$ запрещённая комбинация
1	1	1	*	

Собрать схему в соответствии с рисунком 2.

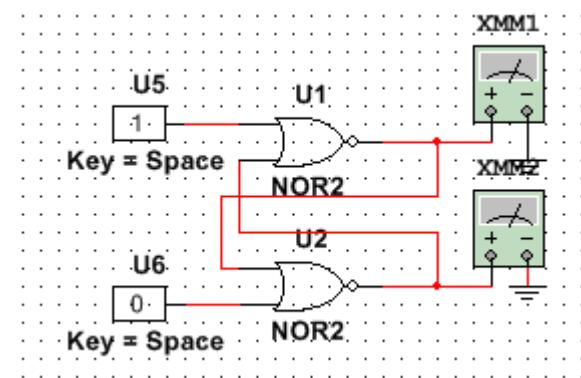


Рисунок 2 - RS-триггер на основе логических элементов "ИЛИ-НЕ"

Устанавливая с помощью переключателей U5 и U6 различные комбинации логических уровней и, наблюдая за показаниями приборов, заполнить таблицу 3.1

Таблица 3.1 - Таблица переходов для асинхронного RS триггера на элементах "ИЛИ-НЕ"

R	S	Q(t)	Q(t+1)
0	0	0	
0	0	1	
0	1	0	
0	1	1	
1	0	0	
1	0	1	

Выполнив работу, студент должен:

Знать:

- особенности построения диодно-резистивных, диодно-транзисторных и транзисторно-транзисторных схем реализации булевых функций;
- цифровые интегральные схемы: режимы работы, параметры и характеристики, особенности применения при разработке цифровых устройств;

Уметь:

- применять логические элементы, для построения логических схем, грамотно выбирать их параметры и схемы включения.

Лабораторная работа №20

Исследование генераторов построенных на логических элементах

Цель работы: научиться использовать логические элементы для построения генераторов

.Оборудование: ПК с установленной программой Multisim

Порядок выполнения работы:

1. Собирать последовательно схемы генераторов, представленных на рисунках 1-6, измерять с помощью осциллографа период сигналов генераторов, рассчитывать частоту.

Используя формулы для расчета, приведенные на рисунках 1-6 проверить соответствие теории и практики.

Результаты измерений и расчетов занести в таблицу 1.

Таблица 1.

	Схема 1	Схема 2	Схема 3	Схема 4	Схема 5	Схема 6
Период сигнала, измеренный с помощью осциллографа Т						
Частота сигнала $f=1/T$						
Частота сигнала, рассчитанная по формуле F						
Период сигнала, $t=1/F$						

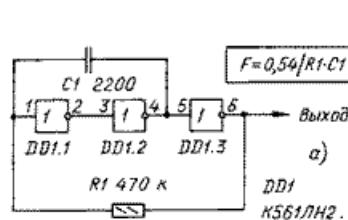
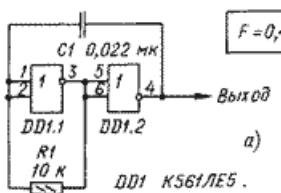


Рисунок 1

Рисунок 2.

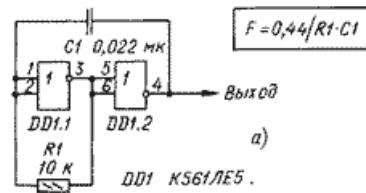
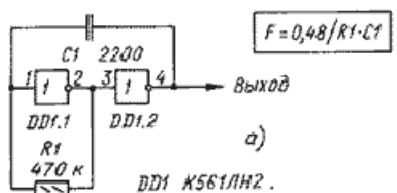


Рисунок 3.

Рисунок 4.

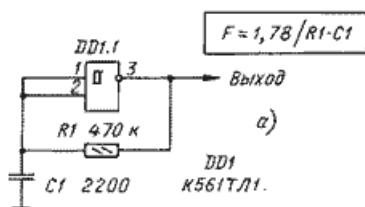
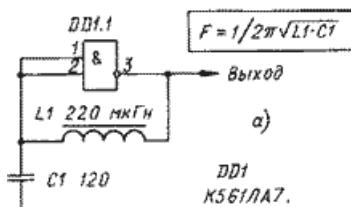


Рисунок 5.

Рисунок 6.

Выполнив работу, студент должен:

Знать:

-цифровые интегральные схемы: режимы работы, параметры и характеристики, особенности применения при разработке цифровых устройств;

Уметь:

- применять логические элементы, для построения логических схем, грамотно выбирать их параметры и схемы включения.